

# Комбинационные функциональные узлы

## Дешифраторы и шифраторы

Рис. 5.1. Функции дешифратора (слева) и шифратора (справа)

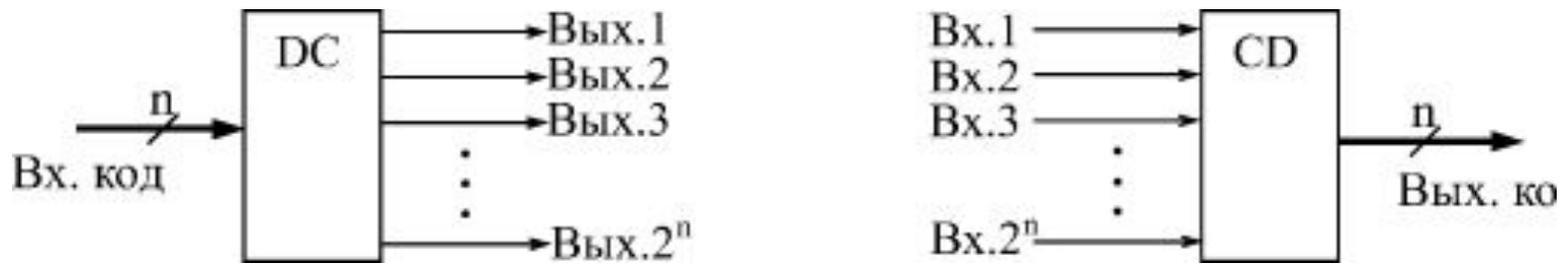
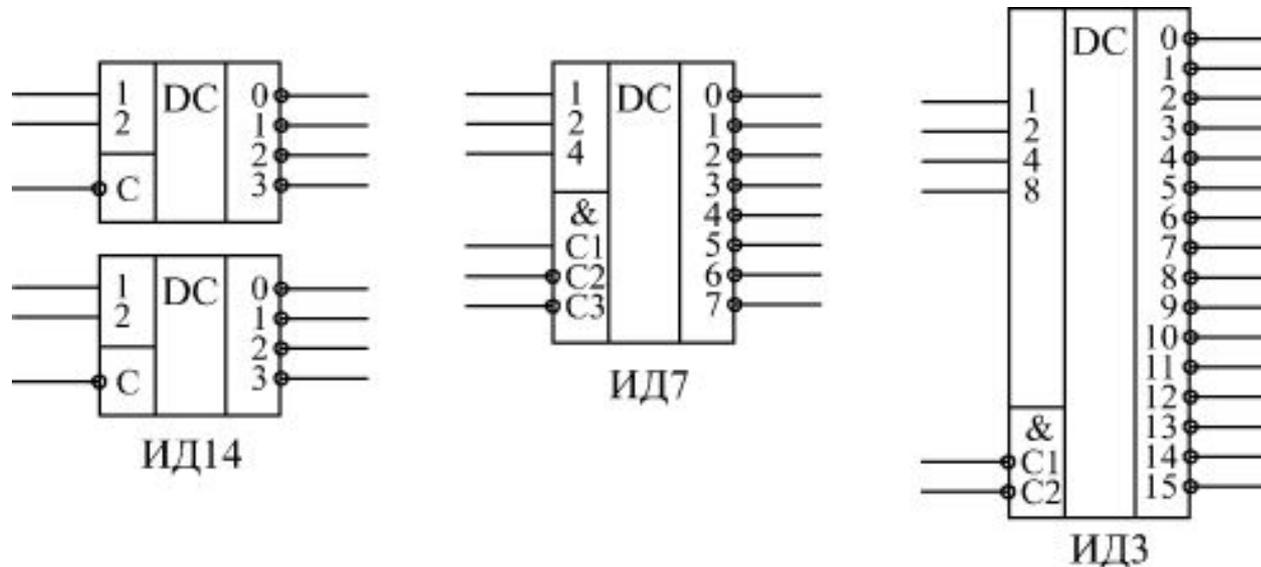
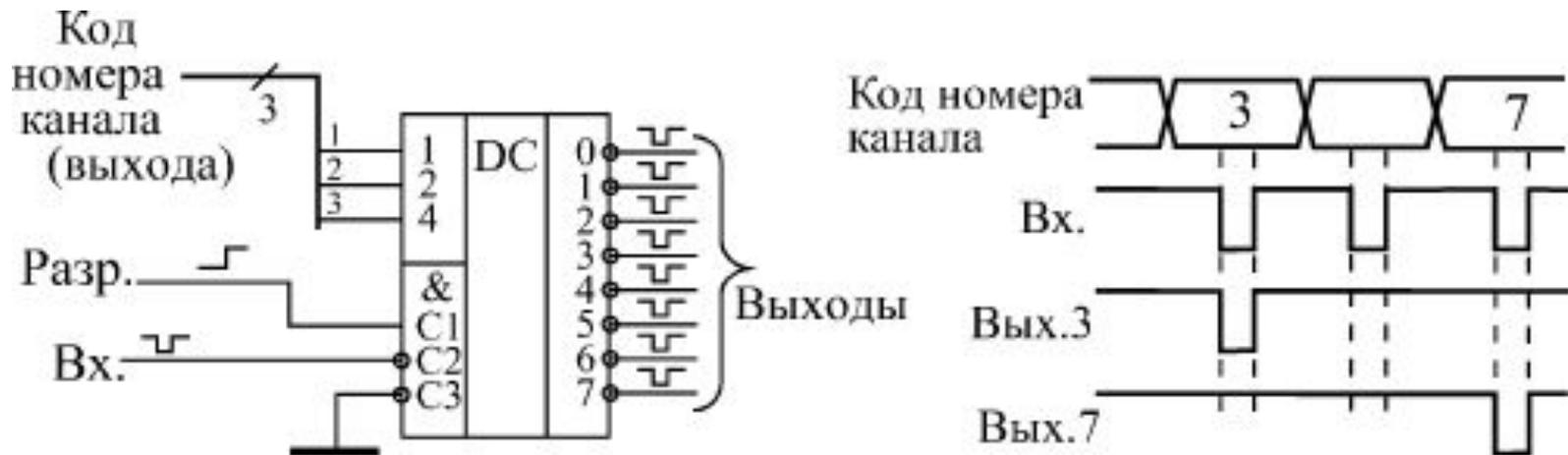


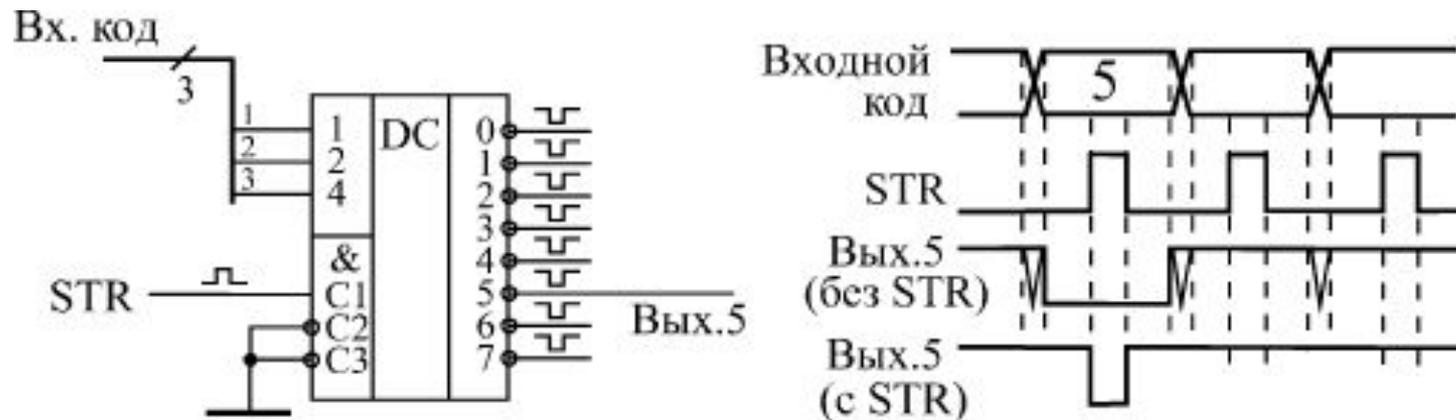
Рис. 5.2. Примеры микросхем дешифраторов



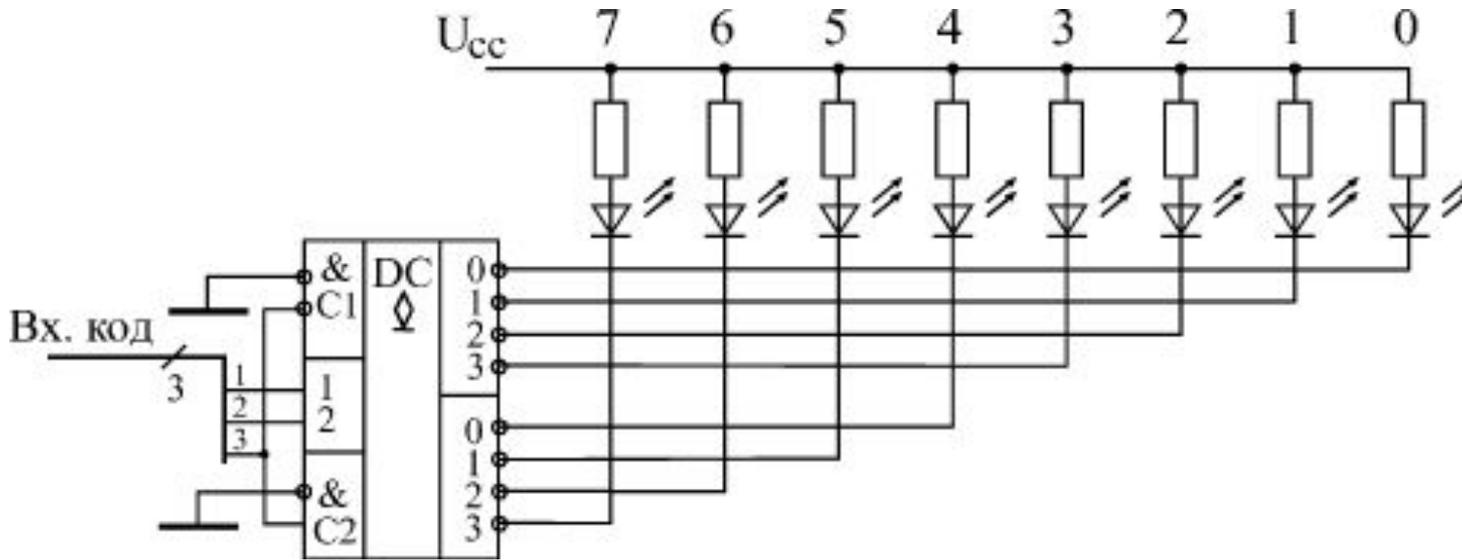
**Рис. 5.5.** Включение дешифратора как демультимплексора



**Рис. 5.6.** Стробирование выходных сигналов дешифратора



**Рис. 5.7.** Позиционная индикация на дешифраторе с выходами ОК



**Рис. 5.9.** Микросхемы шифраторов

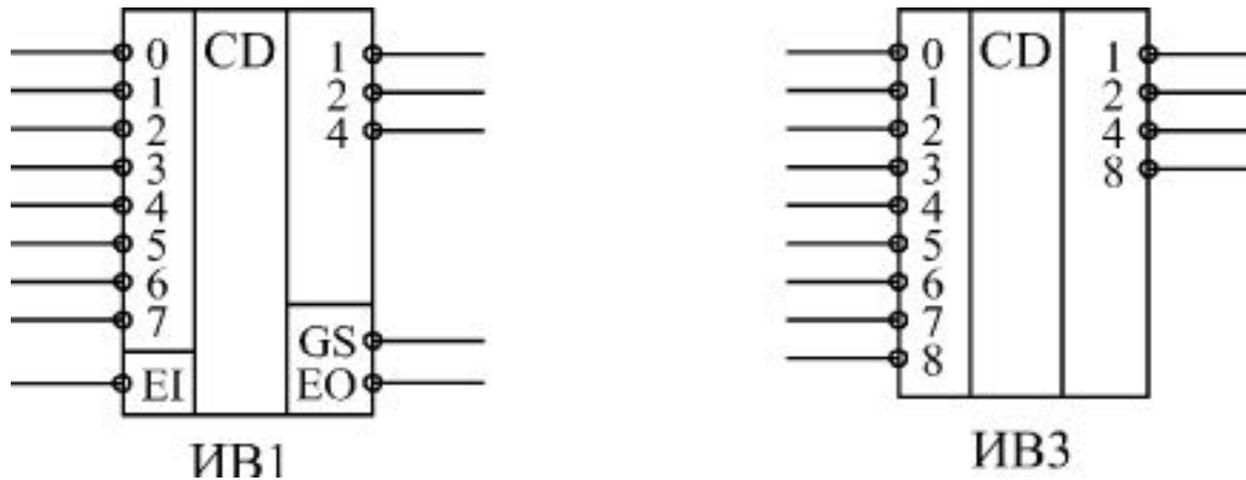
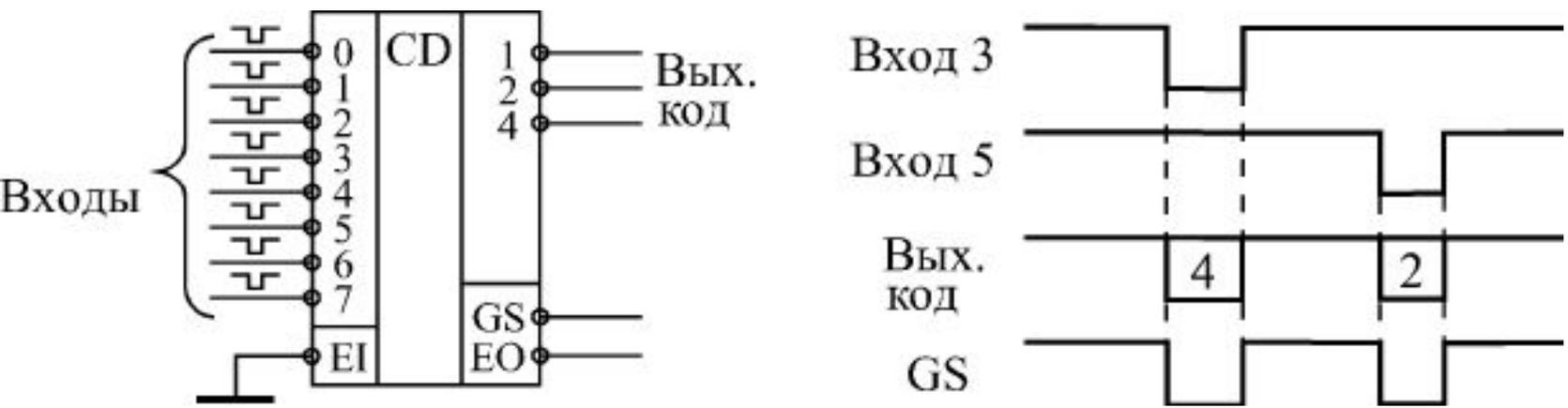


Рис. 5.10. Стандартное включение шифратора



## Мультиплексоры

Рис. 5.12. Примеры микросхем мультиплексоров

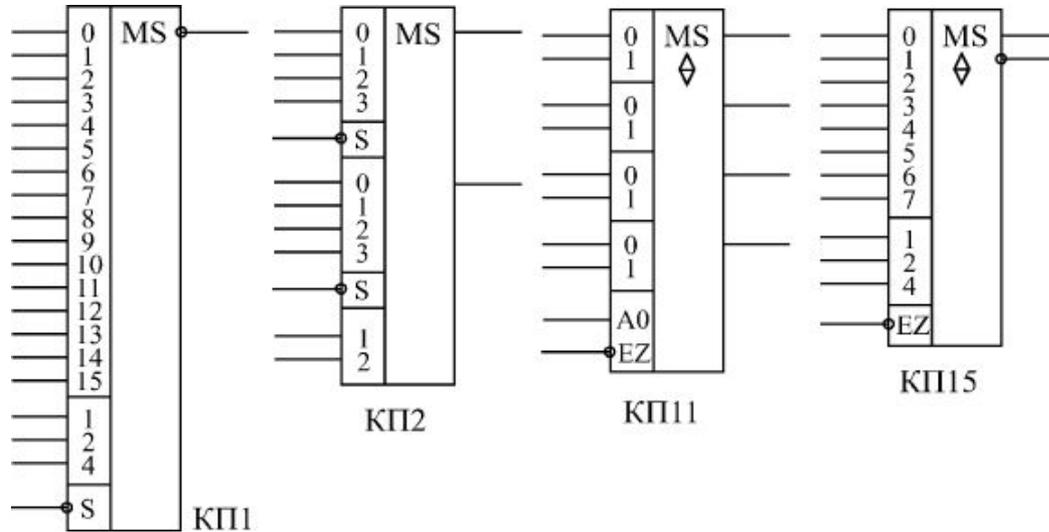
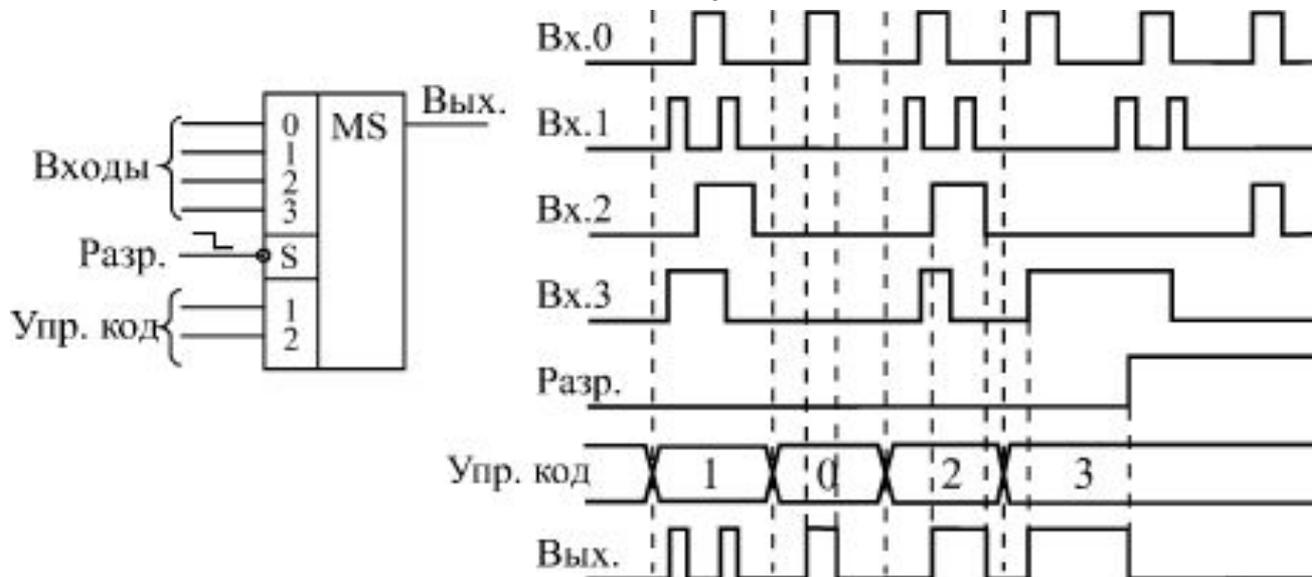
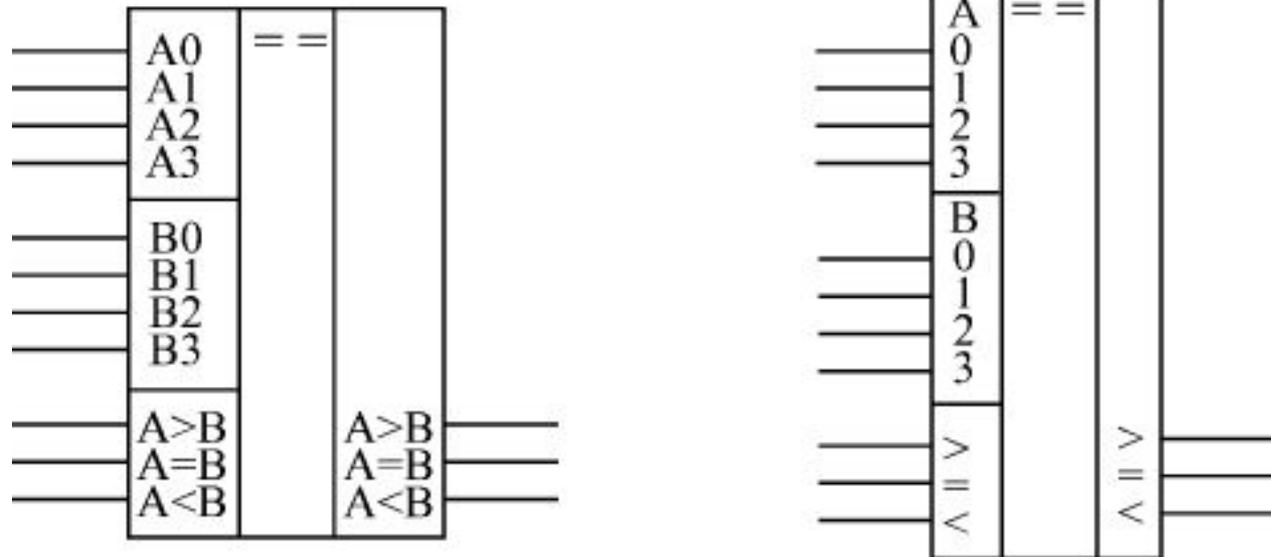


Рис. 5.13. Временная диаграмма 4-канального мультиплексора с разрешением



## Компараторы кодов

**Рис. 5.16.** 4-х разрядный компаратор кодов СГ1 (два варианта обозначения)



# Сумматоры

**Рис. 6.1.** Примеры микросхем сумматоров

