

Восьмеричная и шестнадцатеричная системы счисления

Пример 1. Выполнить сложение и вычитание:

$$154_8 (108_{10}) \text{ и } 46_8 (38_{10});$$

$$E7_{16} (231_{10}) \text{ и } 2F_{16} (47_{10})$$

Решение

$+ 154$	154	$E7$	$E7$	$-$
$+ 46$	46	$2F$	$2F$	$-$
222_8	106_8	116_{16}	116_{16}	$B8_{16}$

Проверка

$222_8 = 146_{10};$	$106_8 = 70_{10};$	$116_{16} = 278_{10};$	$B8_{16} = 184_{10};$
$108_{10} + 38_{10} = 146_{10};$	$231_{10} + 47_{10} = 278_{10}$	$231_{10} - 47_{10} = 184_{10}$	
$108_{10} - 38_{10} = 70_{10};$		$231_{10} - 47_{10} = 184_{10}$	

Выполнение арифметических операций в АЛУ микропроцессора

АЛУ – арифметико-логическое устройство. В основе арифметических операций на компьютере лежат операции **сложения** и **сдвига** двоичных чисел.

Операция вычитания заменяется сложением уменьшаемого с дополнительным кодом вычитаемого.

Операции умножения и деления реализуются последовательным выполнением операций сложения и сдвига.

Операция сложения

При сложении знаковый разряд участвует. Перенос из знакового разряда игнорируется.

Пример 1. Используя 8-разрядную сетку сложить два числа

15_{10} и 19_{10} . Старший разряд использовать как знаковый.

Решение
 15_{10}

$19_{10} = 10011_2$

Двоичные коды чисел 1111_2 и

Так как оба числа положительные, то при сложении используются прямые коды.

$$\begin{array}{r}
 0\ 000\ 1111 \\
 0\ 001\ 0011 \\
 \hline
 0\ 010\ 0010
 \end{array}$$

пр
 пр
 пр

Проверка

$$15_{10} + 19_{10} = 34_{10}$$

$$10\ 0010_2 = 1 \cdot 2^5 + 1 \cdot 2^1 = 32 + 2 = 34_{10}$$

Пример 2. В 8-разрядной сетке сложить два числа -15_{10} и 19_{10} . Старший разряд использовать как знаковый.

Решение

Двоичные коды чисел $15_{10} =$ и

$19_{10} = 10011_2$

Получим дополнительный код модуля отрицательного числа

$$\begin{array}{r}
 | -15_{10} |_{\text{пр}} = 000\ 1111_{\text{пр}} \\
 | -15_{10} |_{\text{обр}} = 111\ 0000_{\text{обр}} \\
 \phantom{| -15_{10} |} 1 \\
 | -15_{10} |_{\text{доп}} = 111\ 0001_{\text{доп}}
 \end{array}$$

Выполним сложение:

$$\begin{array}{r}
 1\ 111\ 0001 \\
 0\ 001\ 0011 \\
 \hline
 1\ 0\ 000\ 0100
 \end{array}$$

↑
Перенос из знакового разряда игнорируется

Перенос из знакового разряда игнорируется

Проверка

$$\begin{array}{l}
 -15_{10} + 19_{10} = 4_{10} \\
 100_2 = 1 \cdot 2^2 = 4_{10}
 \end{array}$$

Операция вычитания

При выполнении операции вычитания для второго операнда (вычитаемого) предварительного выполняется операция **«Изменения знака числа»**. Эта операция означает получение дополнительного кода числа **с учетом знакового разряда**.

В результате, если вычитаемое было положительным, то оно преобразуется в дополнительный код отрицательного числа. И наоборот, если вычитаемое было отрицательным, то оно преобразуется в прямой код положительного числа.

После проведенного преобразования выполняется операция сложения.

Анализ переполнения разрядной сетки

В АЛУ микропроцессора всегда осуществляется анализ результата сложения на переполнение.

Переполнение разрядной сетки возникает, когда количество разрядов недостаточно для представления числа. В этом случае старшие разряды теряются, что приводит к искажению результата.

При анализе на переполнение проверяются знаки слагаемых и суммы. Переполнения *не будет* в двух ситуациях:

- 1) если знаки слагаемых **разные**;
- 2) если знаки слагаемых **одинаковые** и

совпадают со знаком суммы

Пример 1. В 8-разрядной сетке выполнить сложение $105_{10} + 68_{10}$. Указать, будет ли возникать переполнение?

Решение

Двоичные коды чисел: $105_{10} = 1101001_2$

$68_{10} = 1000100_2$

Выполним сложение:

$$\begin{array}{r} 0 \ 110 \ 1001 \quad | \\ 0 \ 100 \ 0100 \quad | \\ 1 \ 010 \ 1101 \quad | \\ \hline \end{array}$$

пр
пр
пр

Результат: Есть ли переполнение? м!

Проверка

$$105_{10} + 68_{10} = 173_{10}$$

$$101101_2 = 1 \cdot 2^5 + 1 \cdot 2^3 + 1 \cdot 2^2 + 1 \cdot 2^0 = 32 + 8 + 4 + 1 = 45_{10}$$

Ошибка! $45_{10} \neq 173_{10}$