

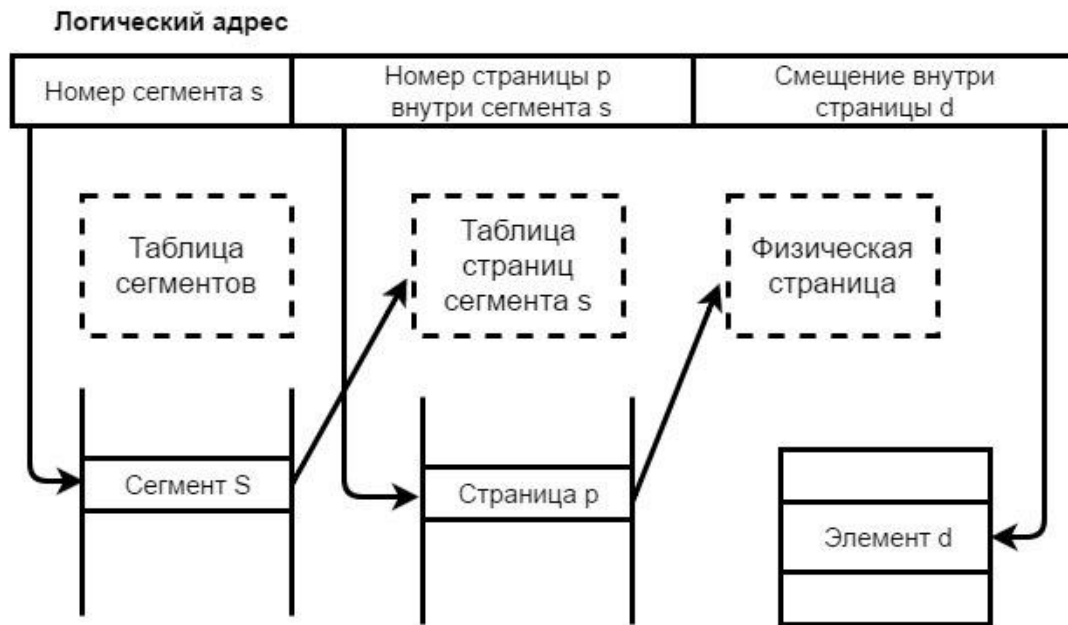
Раздел 1.
Введение в архитектуру
ЭВМ.

1.1. Понятие архитектуры
ЭВМ и общие механизмы
функционирования.

План:

1. Базовые определения.
2. Основные характеристики, области применения ЭВМ различных классов.
3. Программный принцип управления.
4. Алгоритм командного цикла для ЭВМ с архитектурой фон Неймана.
5. Конвейер команд.
6. Многоуровневая память.
7. Загрузка ОС и прикладных программ.

Сегментно-страничная организация памяти



Упрощенная схема формирования физического адреса при сегментно-страничной организации памяти

При сегментно-страничной организации памяти происходит **двухуровневая трансляция виртуального адреса в физический**.

Логический адрес состоит из трех полей:

- номера сегмента логической памяти,
- номера страницы внутри сегмента, смещения внутри страницы.

Поэтому используются **две таблицы отображения:**

- *таблица сегментов*, связывающая номер сегмента с таблицей страниц,
- отдельная *таблица страниц* для каждого сегмента.