

НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ



# **Разработка микропроцессорной системы управления и разработка и исследование модели локальной вычислительной сети**

Выполнила: студентка группы  
А-07-12

Кузнецова А.А.

Научный руководитель: к.т.н.,  
доцент

## **Часть 1.**

**Разработка микропроцессорной  
системы для управления объектом**

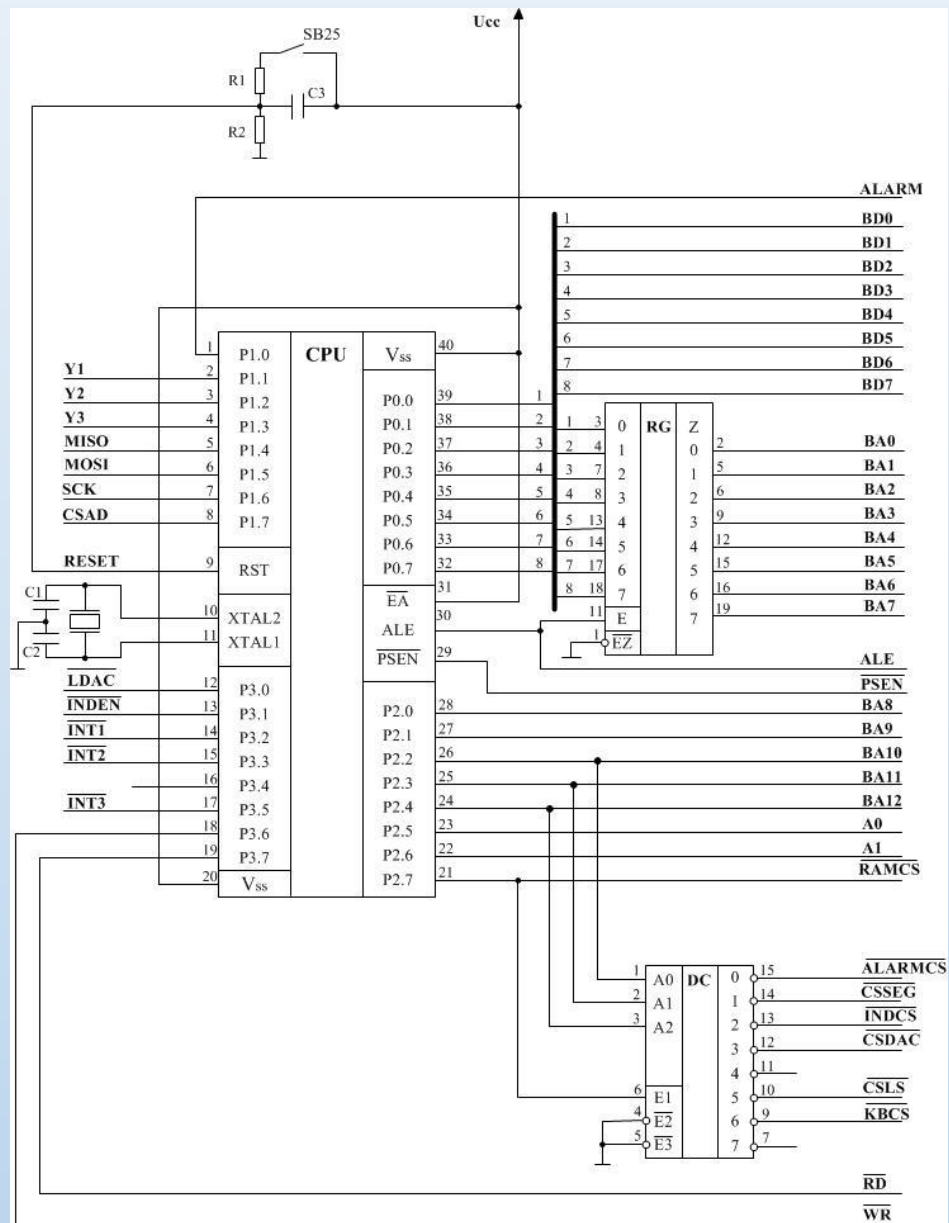


Схема микропроцессорного модуля

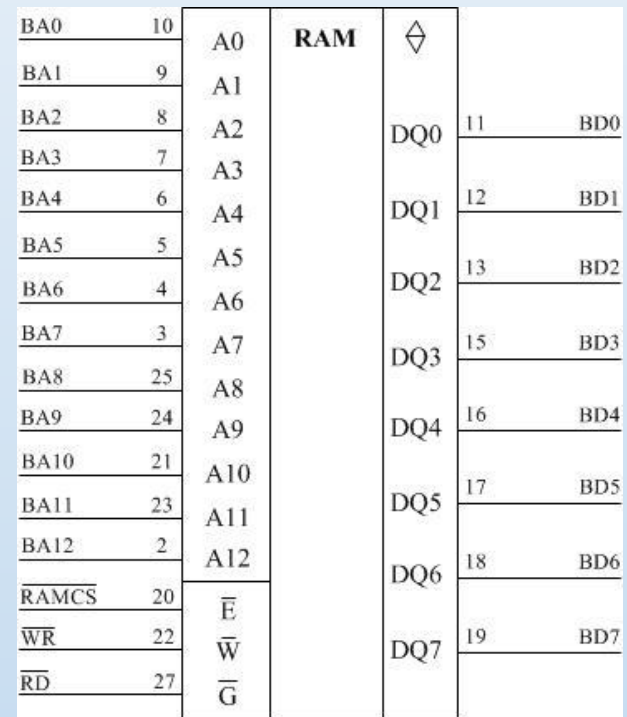
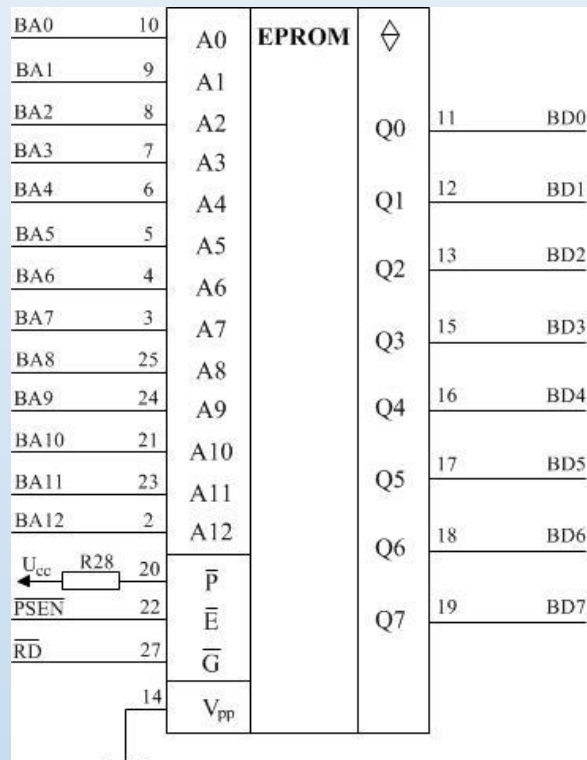


Схема блока памяти

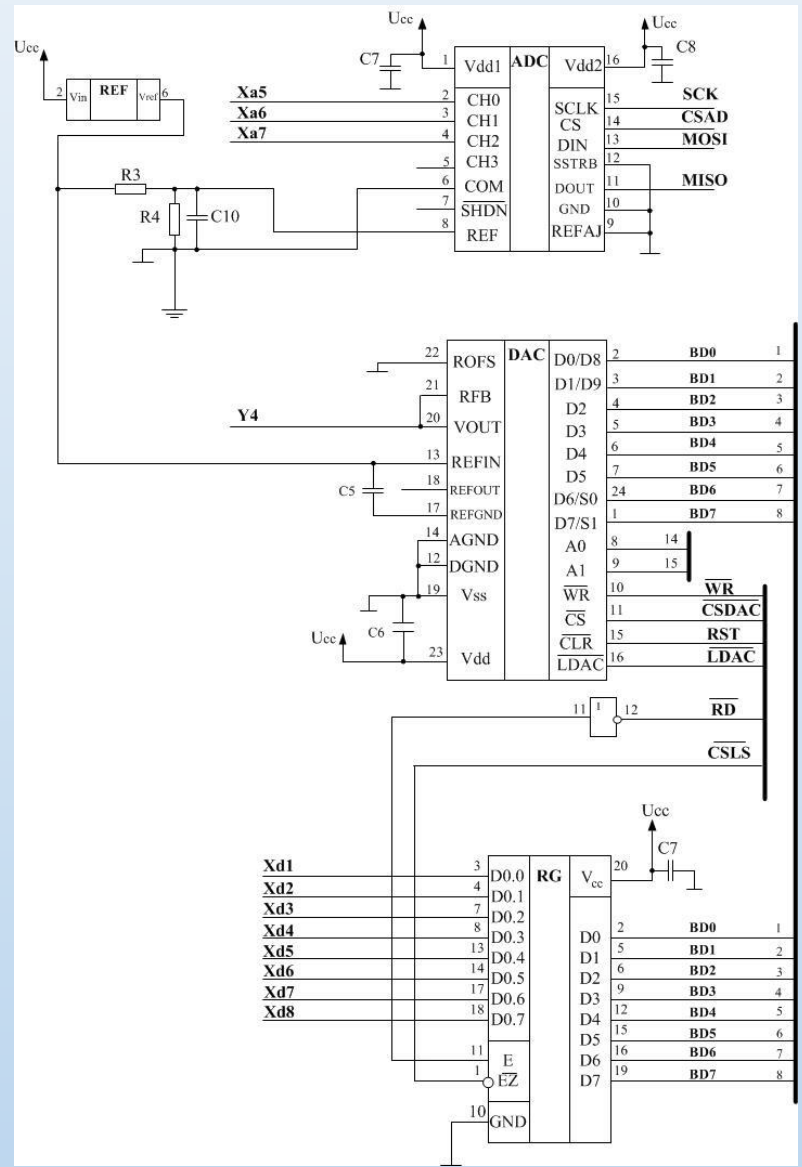


Схема блока ввода/вывода

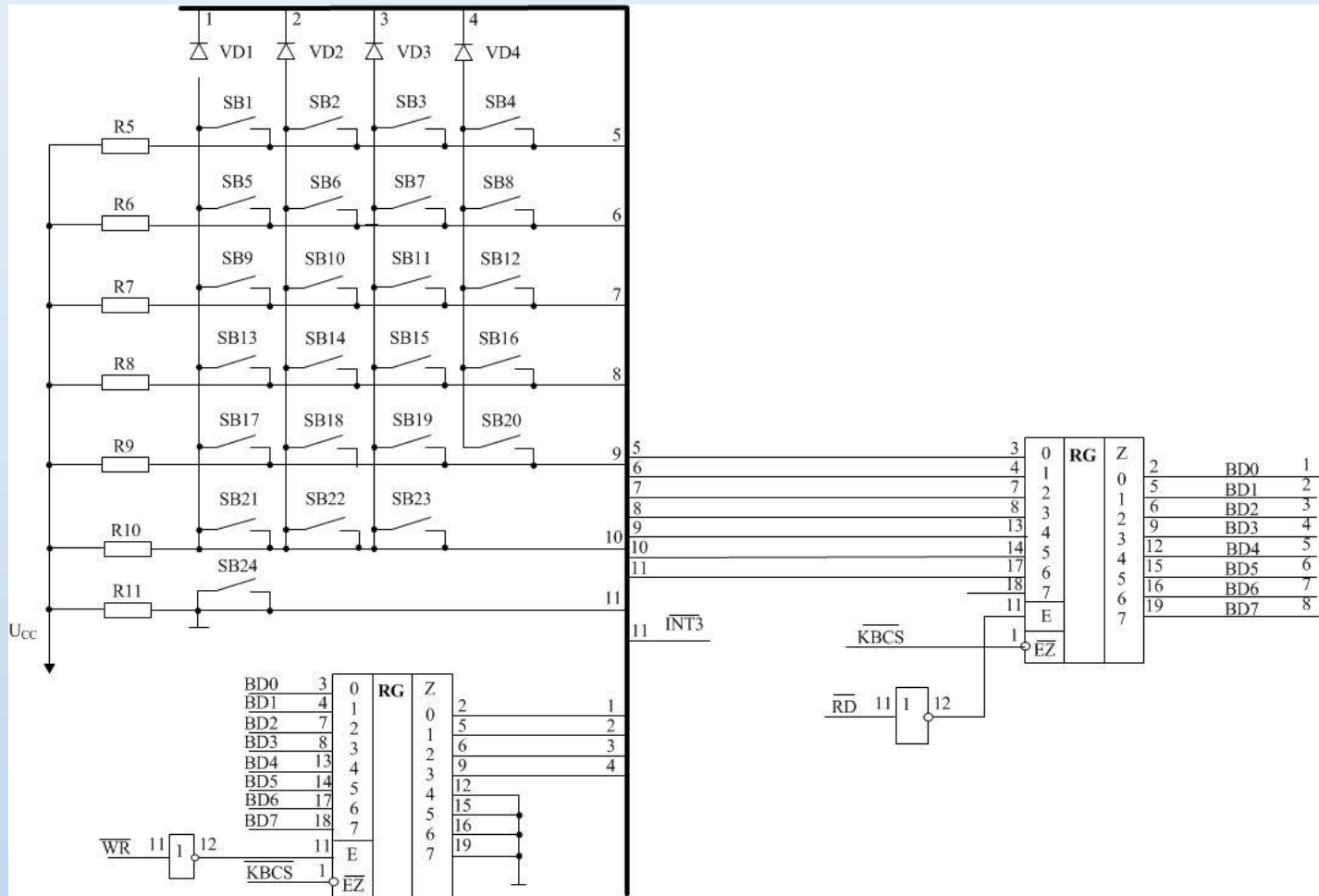


Схема блока управления

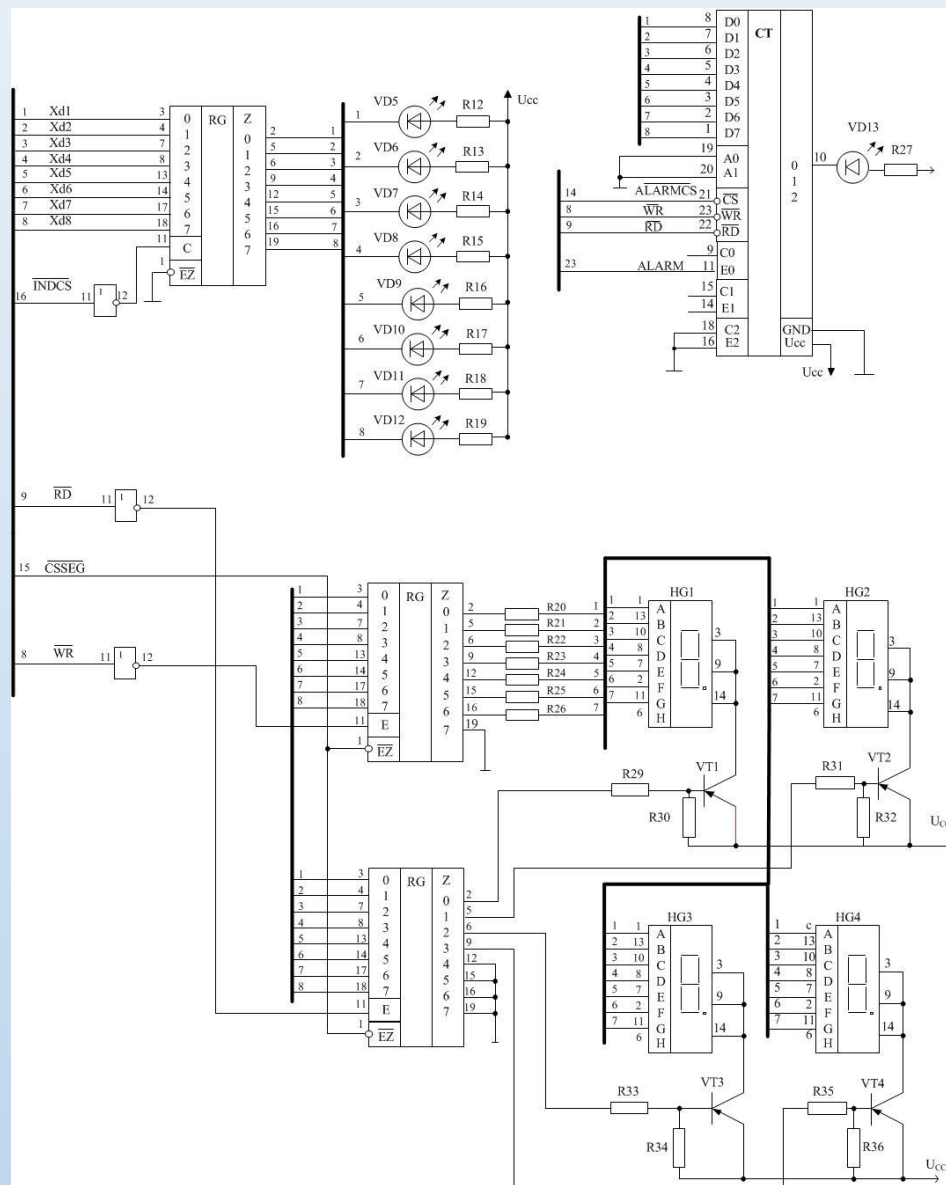


Схема блока индикации

## **Часть 2.**

**Разработка и исследование модели  
локальной вычислительной сети**



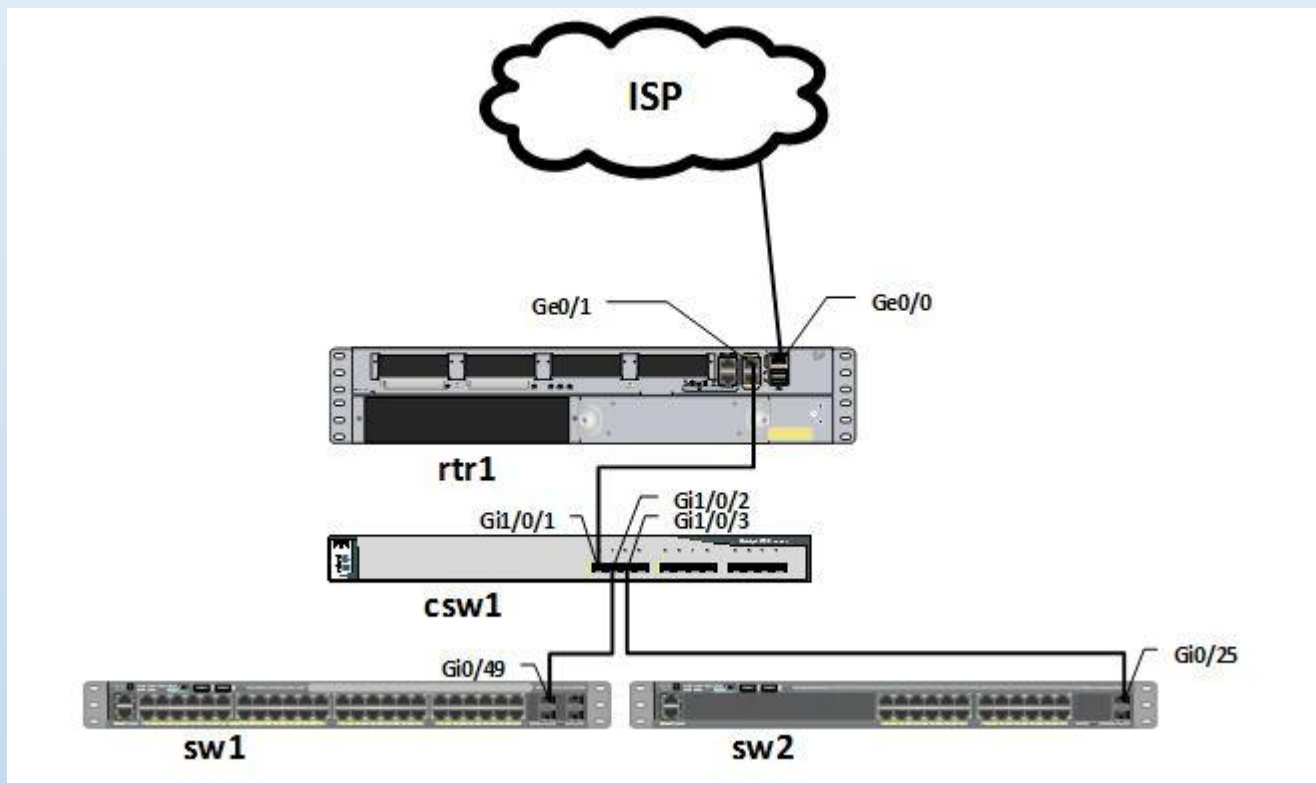


Схема коммутации оборудования Cisco

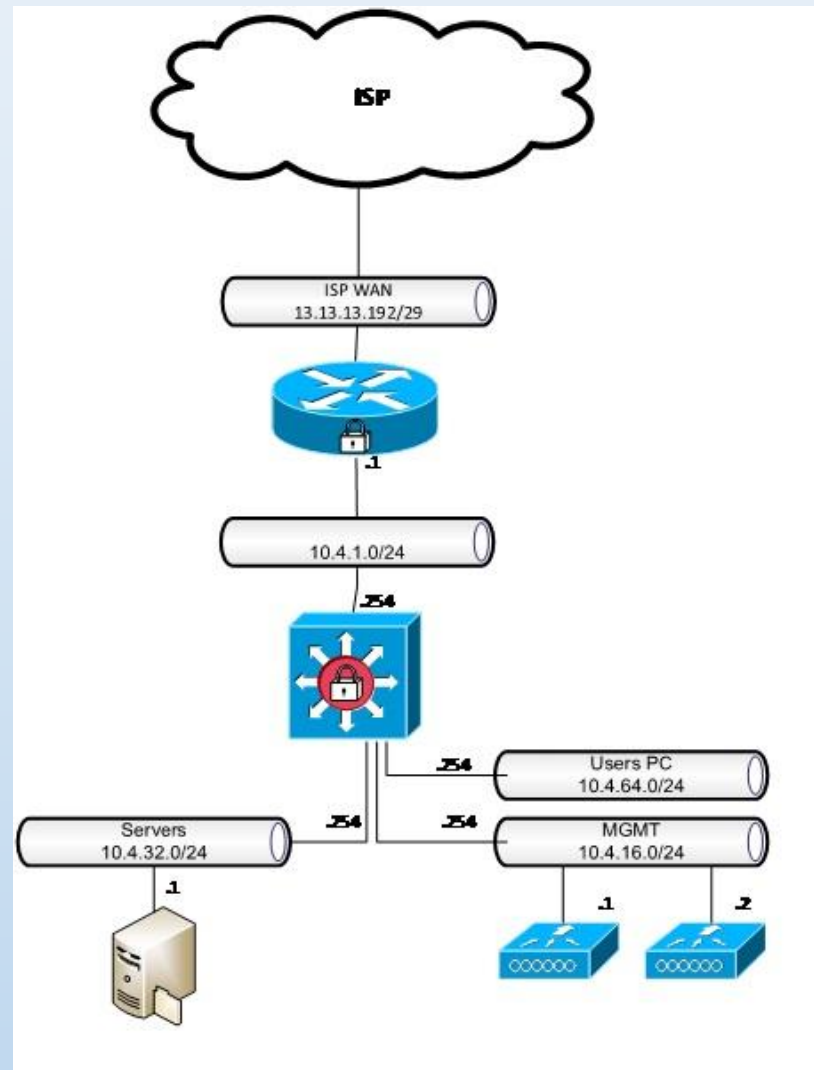


Схема взаимодействия сетевого оборудования на 3 уровне модели OSI

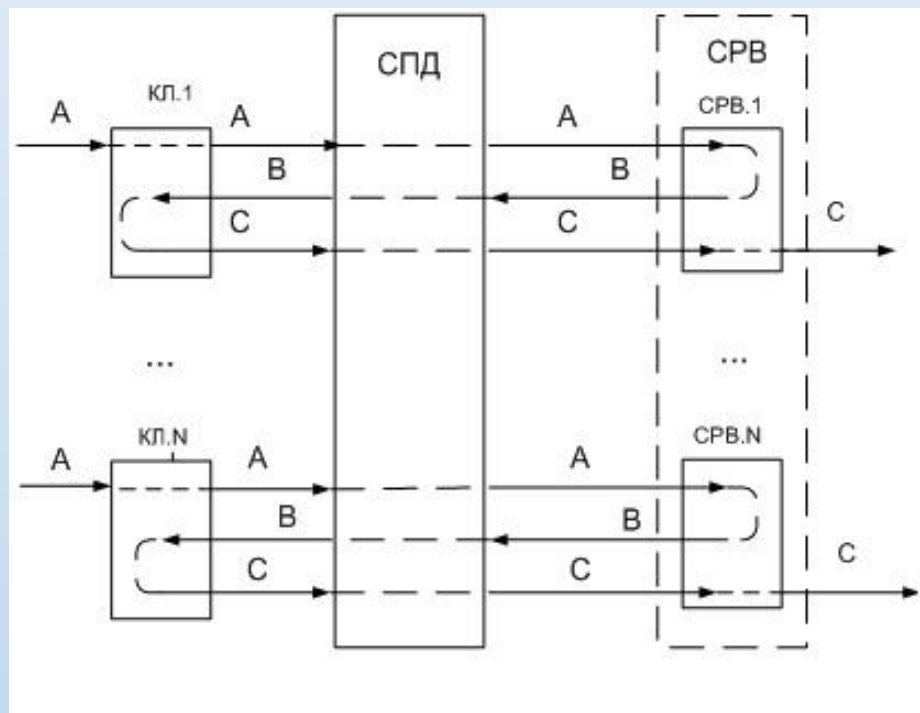


Схема системы массового обслуживания

**Спасибо за внимание!**