

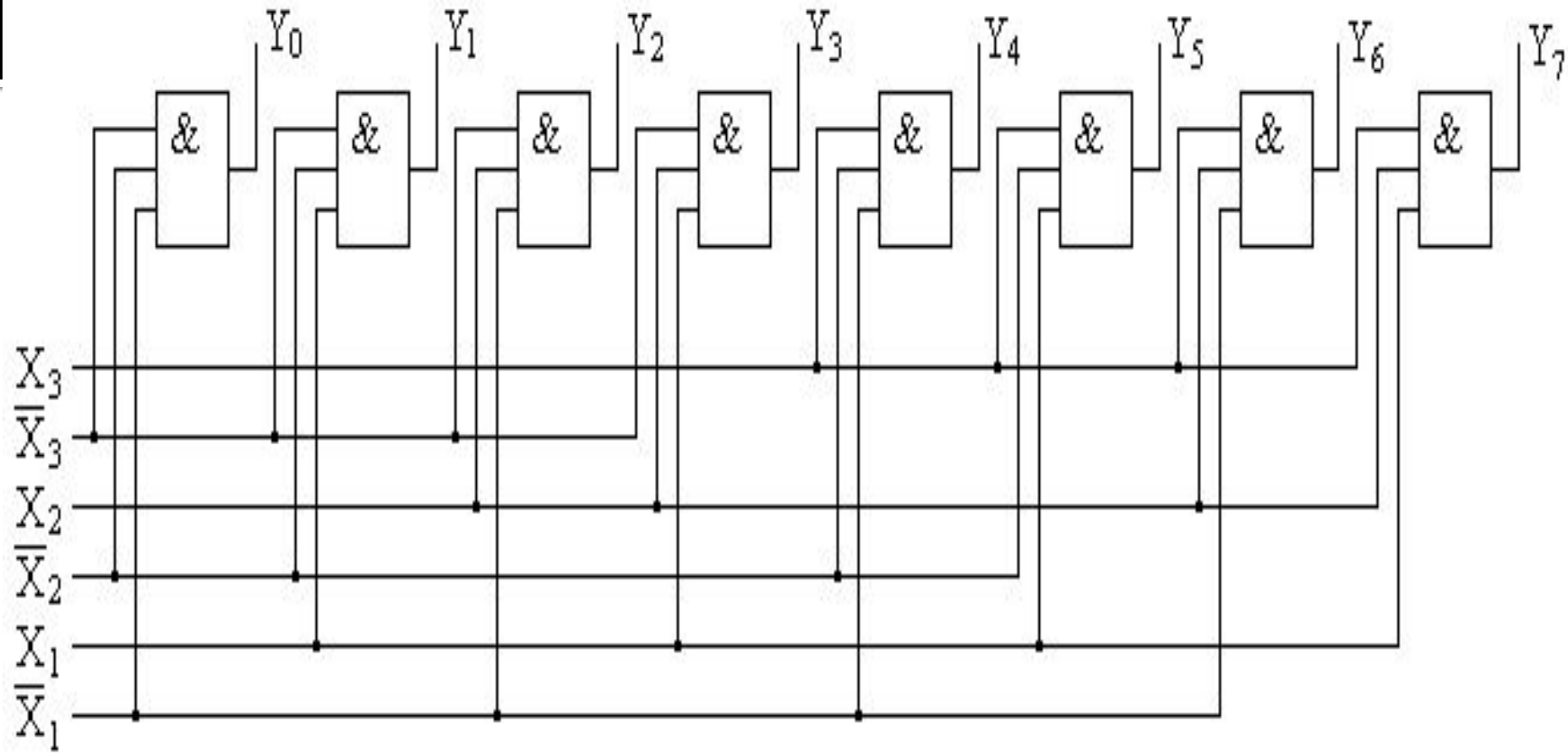
Шифраторы и дешифраторы

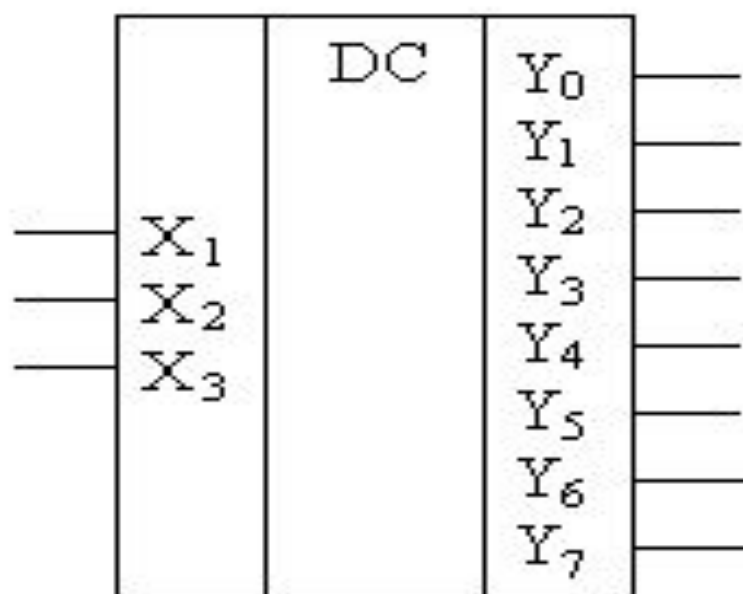
Дешифратор

- это устройство, предназначенное для преобразования двоичного кода в напряжение логической единицы (логического нуля) на том выходе, номер которого совпадает со значением двоичного кода на входе.

Дешифратор

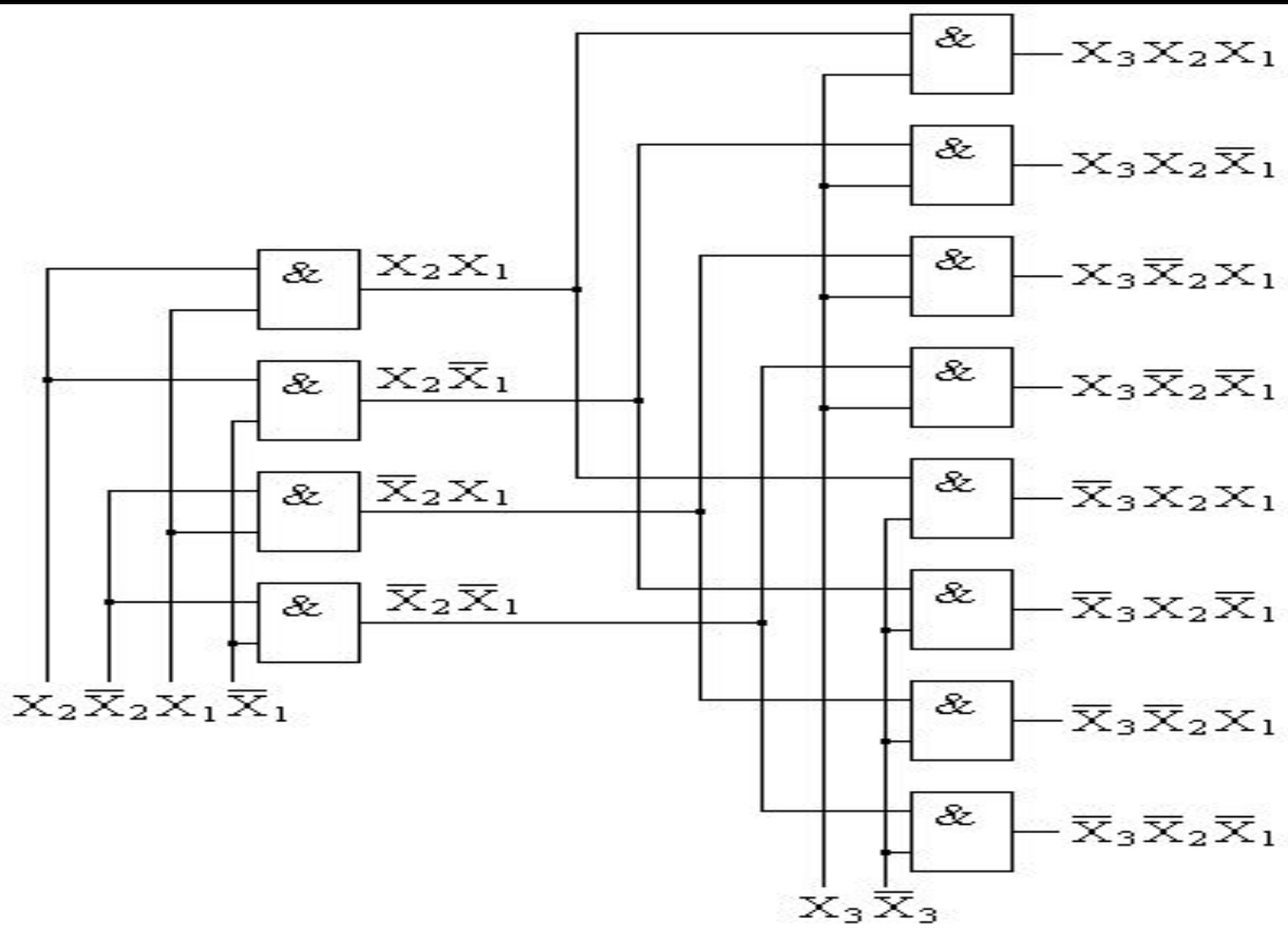
- При n входах в *полном дешифраторе* имеется 2^n выходов, т.е. для каждой комбинации входных сигналов имеется соответствующий выход. Дешифратор, у которого при n входах число выходов меньше 2^n , называется **неполным**. Другое название дешифратора - **декодер**.





Пирамидальные дешифраторы

- Принцип построения этих дешифраторов состоит в том, что сначала строят линейный дешифратор для двухразрядного числа X_1, X_2 , для чего необходимы $2^2=4$ двухвходовые схемы И. Далее, каждая полученная конъюнкция логически умножается на входную переменную X_3 в прямой и инверсной форме.



Шифратор

- - это устройство предназначенное для появления кодовой комбинации на выходе при появлении логической единицы (логического нуля) на определенном входе.

Шифратор

- Также как и дешифраторы, шифраторы бывают полными и неполными.

