

**Измеритель влажности на
программируемых логических
интегральных схемах**

Выполнил: Юрчик Тимур Юрьевич

Руководитель: Ларин Владимир Алексеевич

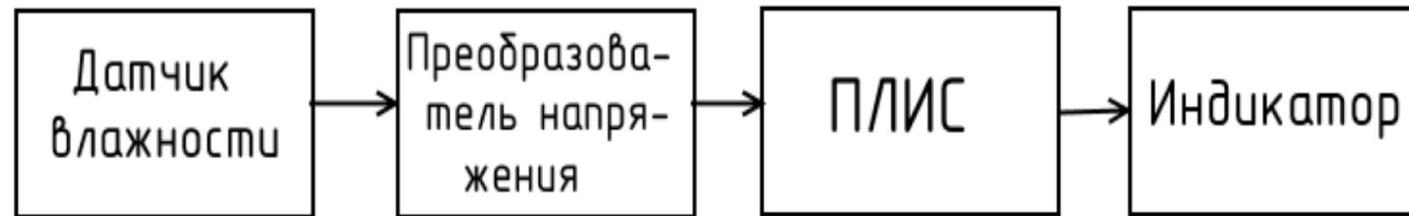
Актуальность

- ◆ Актуальность использования процессоров в современных изделиях уже давно не подлежит сомнению
- ◆ Однако по мере перехода к более совершенным технологическим процессам возрастает объем финансовых вложений, которые необходимо произвести для начала выпуска полупроводниковых кристаллов.
- ◆ Ввиду этого очень важно проектировать микросхемы, обеспечивающие высокую гибкость применения и не теряющие свою актуальность при несущественных изменениях алгоритмов, которые требуется реализовать.

Постановка задачи

- ◆ Разработка системы измерения влажности на ПЛИС.
- ◆ Измеритель должен раз в секунду передавать данные на ПЛИС, который должен выводить данные в понятном формате на индикатор для пользователя.

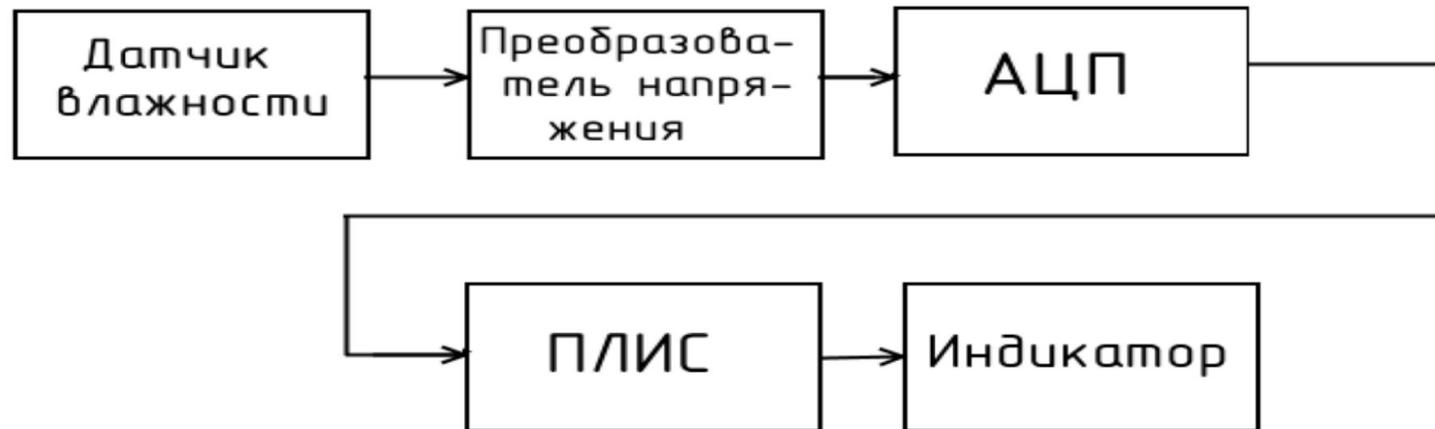
Схема структурная измерителя влажности



ИЗМЕРИТЕЛЬ ВЛАЖНОСТИ

				ТА-12-1-19		
Исполн.	М. Иванов	Иванов	Иванов	Изм.	Экз.	Проверка
Разраб.	Иванов					
Проф.	Иванов					
Сектор	Иванов					
Исполн.						
Изм.						
				Структурная схема		
				Лист 1		
				ДНУ		
				Формат А1		

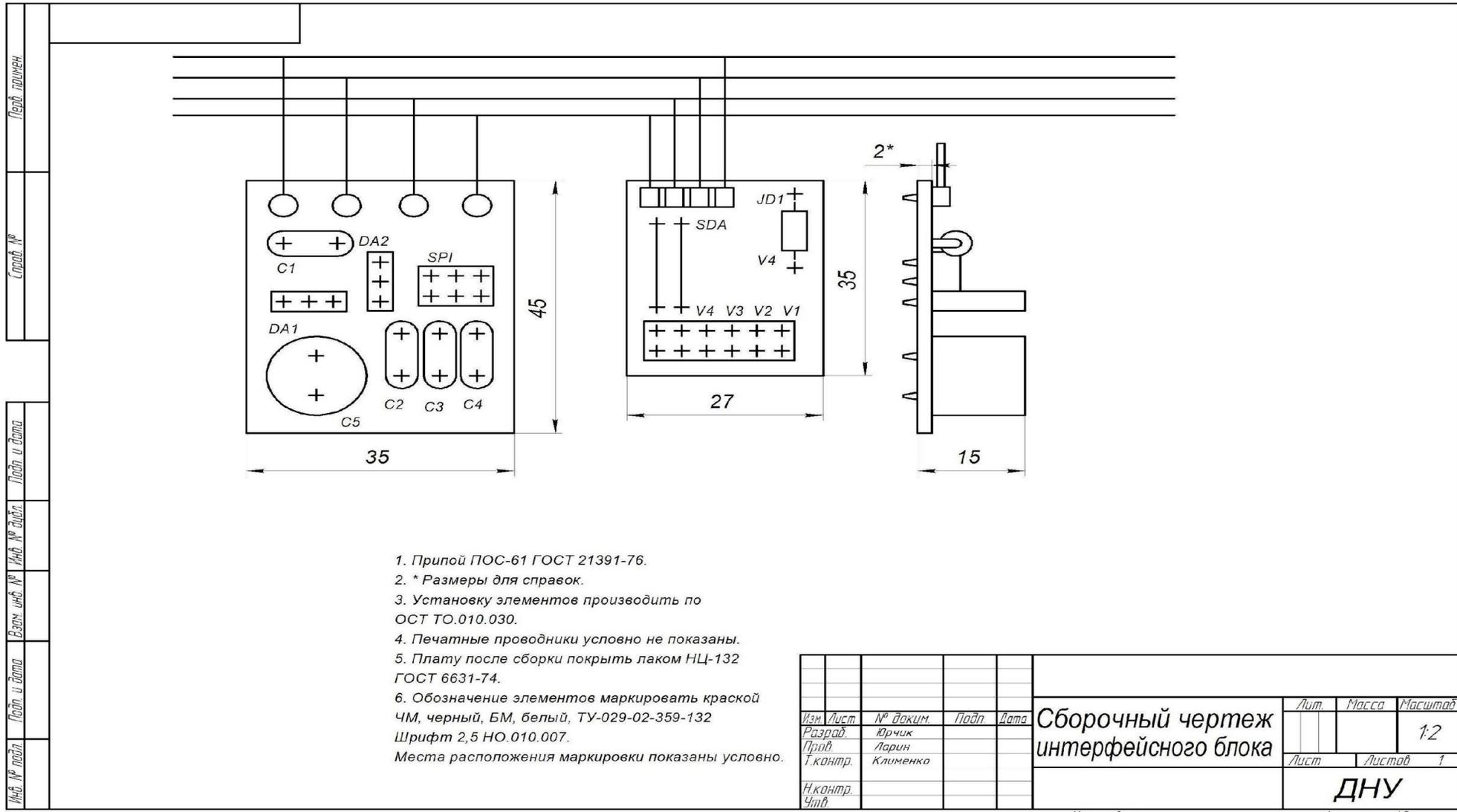
Функциональная схема измерителя влажности



ИЗМЕРИТЕЛЬ ВЛАЖНОСТИ

				ТА-12-1-19					
Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.
Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.	Исполн.
Функциональная схема								ДНУ	
								Формат А1	

Сборочный чертеж измерителя влажности



Спасибо за внимание