



Микроконтроллердің құрылымы


- 
- Микроконтроллер, бір интегралдық схеманың түрінде іске асырылған есептеуіш жүйе боп ұсынады.
 - Бірнеше негізгі блоктардан тұрады: ядро, бағдарламалардың жады мен деректердің жады, перифериялық құрылғылар.



Рис. 1.1. Обобщенная структурная схема микроконтроллера

Микроконтроллердің ядросы

- Микроконтроллердің ядросы бағдарламасына қатысты басқару процесін жүзеге асырады. ұжымдық шарттық болуы міндетті бағдарламасына қатысты. Интегралдық схемалардың фирмалар-өндірушілер микроконтроллер ядросының базасында бұйымдар әзірленеді, жад модульдердің және перифериялық құрылғылардың номенклатурасы бойынша ерекшеленетін, бірақ үйлесімді өзара жүйесі бойынша команда, деректермен алмасу циклдармен және командалардың жүйелерімен өзара үйлесімді

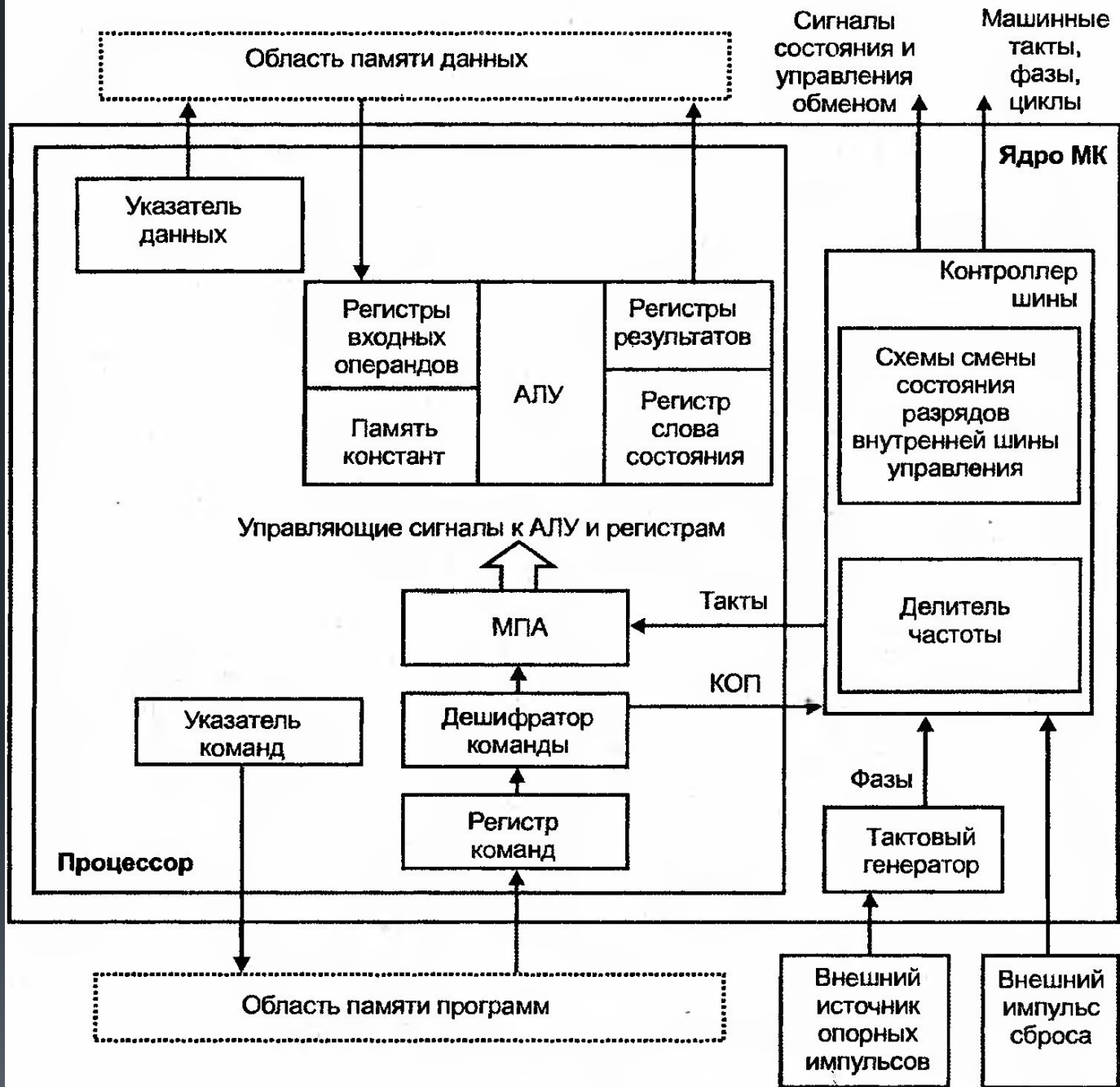



Рис. 1.3. Структурная схема микроконтроллера

- 
- Шиналық байланыстар құрылымы
 - Жүйелерде шина құрылымы байланыстар қолданылады барлық үш бар түрлері демалыскаскадтардың цифрлық микросхемалар:
 - стандартты шығу "немесе" выход екі жай-күйі (белгіленеді 2С, 2S, сирек ТТЛ, TTL);
 - шығу ашық коллектор (белгіленеді ОК, ОС);
 - шығу үш жай-күйі немесе (бірдей) мүмкіндігімен ажырату (белгіленеді 3С, 3S).
 - В системах с шинной структурой связей применяют все три существующие разновидности выходных каскадов цифровых микросхем:
 - стандартный выход или выход с двумя состояниями (обозначается 2С, 2S, реже ТТЛ, TTL);
 - выход с открытым коллектором (обозначается ОК, ОС);
 - выход с тремя состояниями или (что то же самое) с возможностью отключения (обозначается 3С, 3S).