

Дипломний проект з теми:
Спеціалізована
комп'ютерна система
проектування печатних
плат

Огляд існуючих систем проектування печатних плат

Cadence AllegroPCB Design Solution - масштабоване, апробоване середовище розробки печатних плат, призначене для вирішення сучасних технологічних і методологічних завдань

cadence

File Edit View Add Display Setup Shape Logic Floor Layout Analyze Manufacture Tools Help

Visibility Find Options

Allegro Constraint Manager (connected to Allegro PCB Design XL 16.3) - [Electrical: Nets: Routing [142-10658-0000-A03]]

cadence - * x

File Edit Objects Column View Analyze Audit Tools Window Help

Worksheet selector

Spacing

Same Net Spacing

Properties

DRC

142-10658-0000-A03

Type	Objects	Pin Pairs	Pin Delay		Prop Delay		Prop Delay	
			Pin 1	Pin 2	Min	Actual	Max	Actual
Wiring	Vias	Impedance				Actual	Margin	

Min/Max Propagation Delays

For help, press F1

DRC SYNC NET

Печатна плата

Печатна плата - пластина з діелектрика, на поверхні і/або в об'ємі якої сформовані електропровідні ланцюги електронної схеми. Печатна плата призначена для електричного і механічного з'єднання різних електронних компонентів.

Печатні плати бувають:

- односторонні
- двусторонні
- багатослойні
- гнучкі
- гнучко-жорсткі

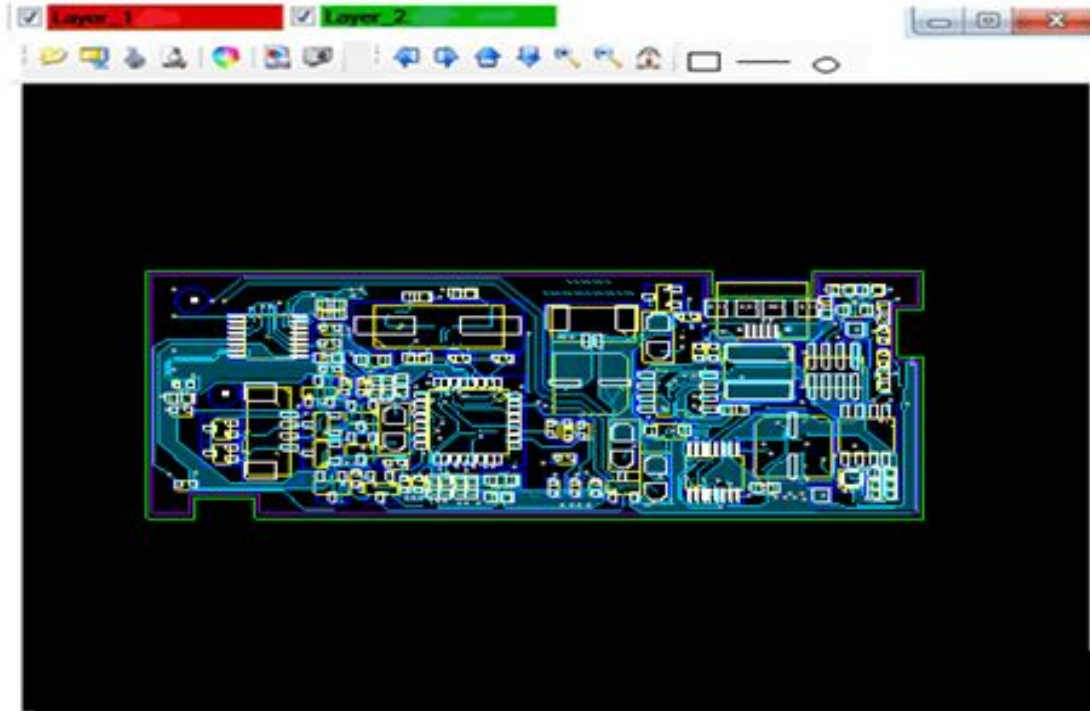
Виготовлення печатних плат

Виготовлення печатних плат можливо аддитивним або субтрактивним методом.

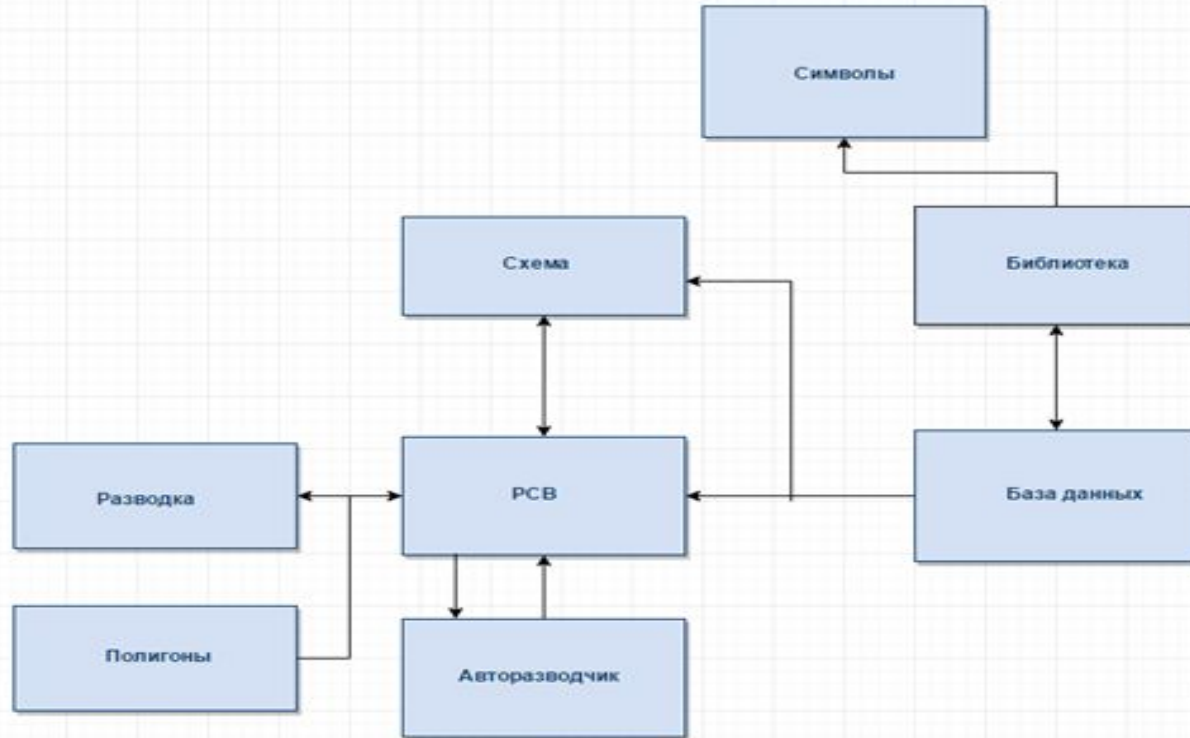
Увесь процес виготовлення печатних плат можна розділити на чотири етапи:

- Виготовлення заготівлі (фольгованого матеріалу).
- Обробка заготівлі, з метою отримання потрібних електричного і механічного виду.
- Монтаж компонентів.
- Тестування.

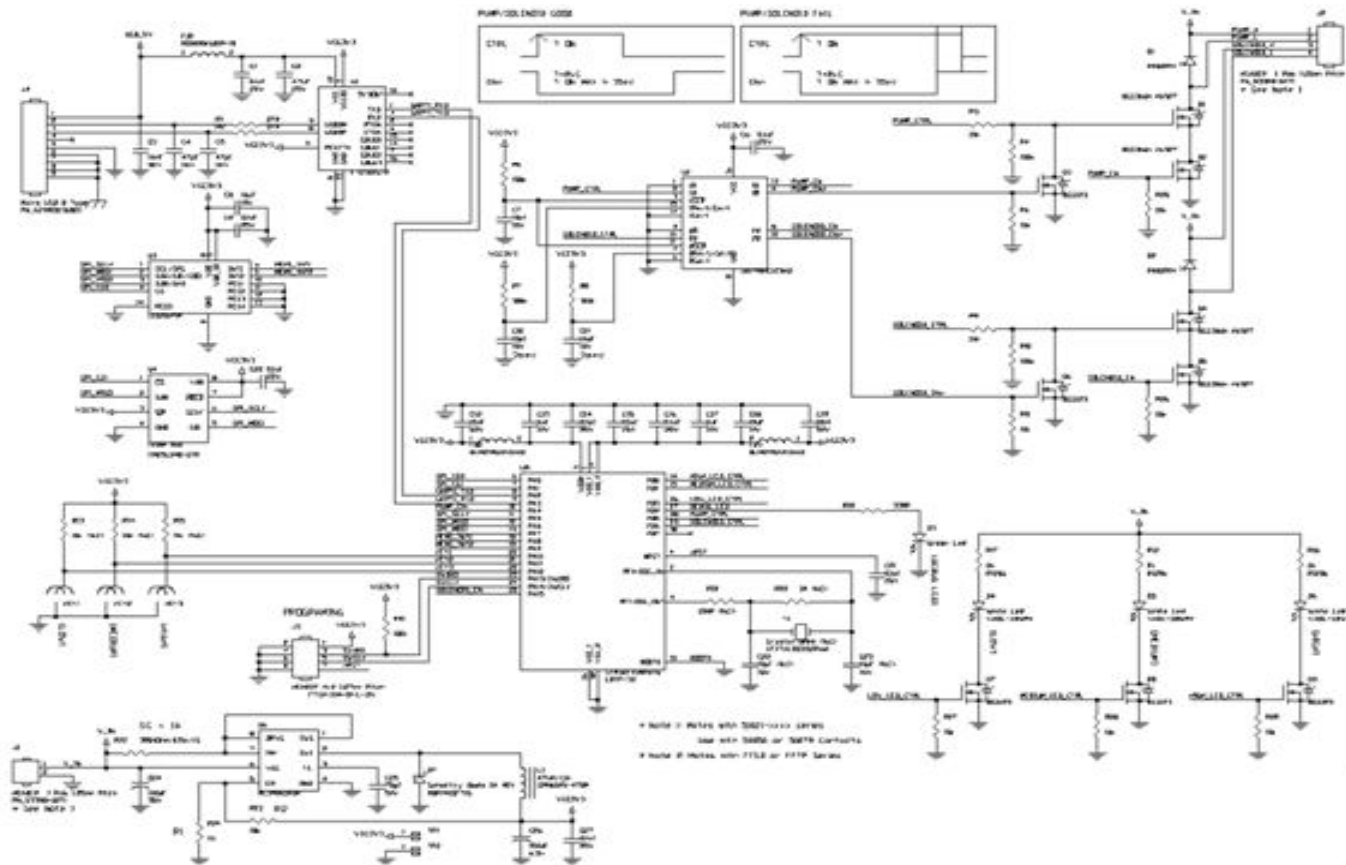
Інтерфейс спеціалізованої комп'ютерної системи проектування печатних плат



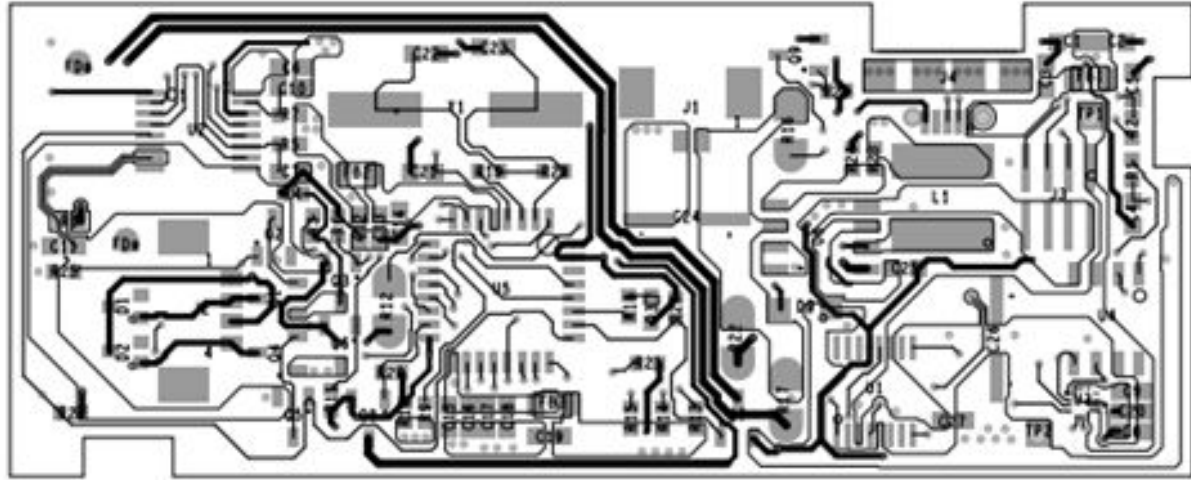
Блок-схема програми РСВ



Принципова електрична схема ПДК

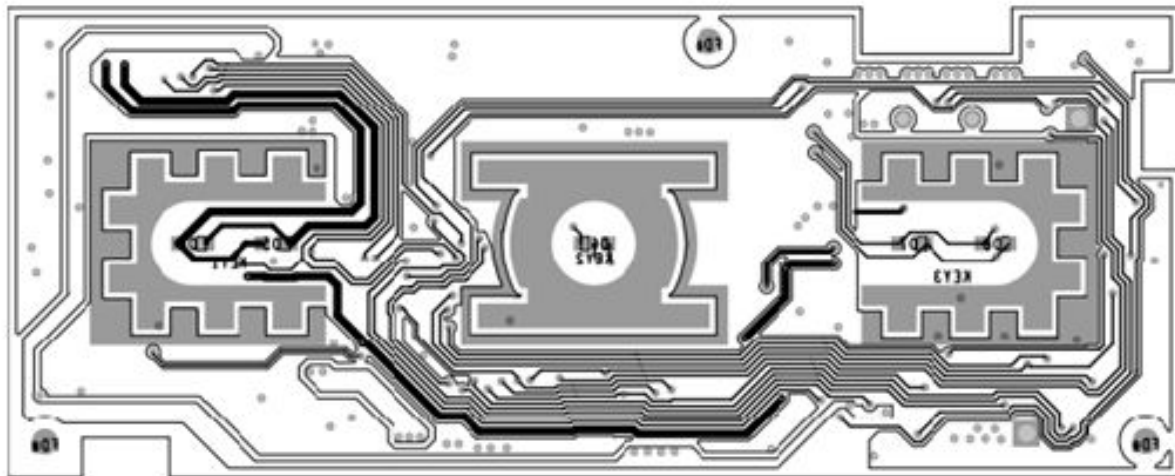


Вигляд печатної плати на передній стороні (Top)



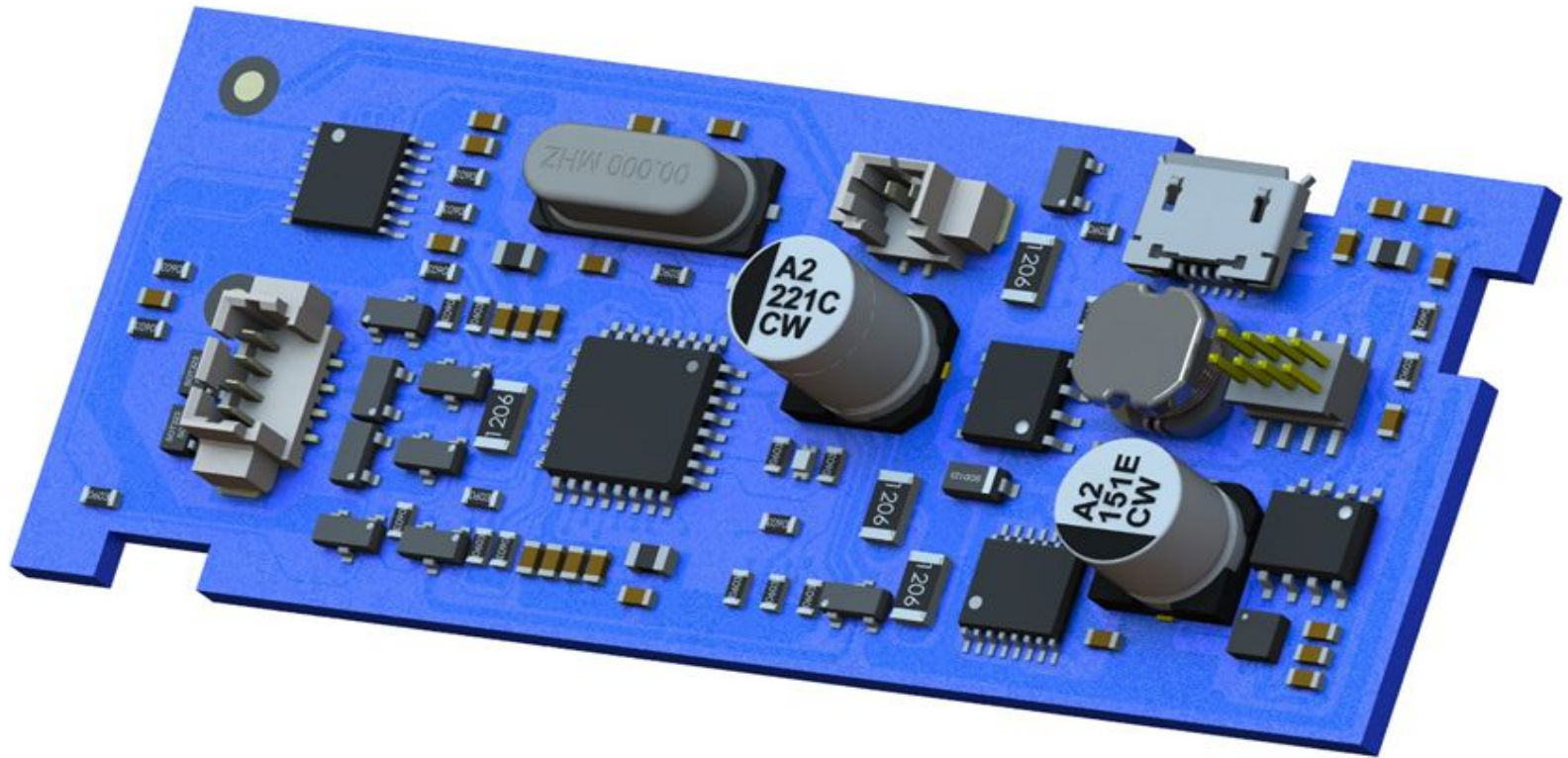
Made by Igor Kuprievich

Вигляд печатної плати на зворотній стороні (Ботом)



Made by Igor Kuprievich

Кінцевий вигляд печатної плати



Дякую за увагу