#### Челябинский радиотехнический техникум

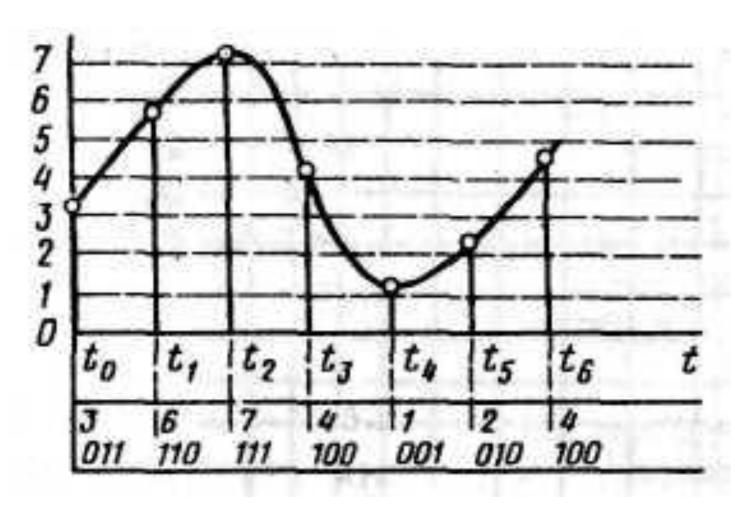
представляют

# Цифровые преобразователи.

**Цикловая комиссия спецдисциплин Преподаватель: Нестеренко Е.В.** 

 В большинстве случаев получаемый непосредственно от источника информации сигнал представлен в форме непрерывно меняющегося напряжения или тока.

- Для передачи сообщений по линии связи или для их обработки могут быть использованы две формы: аналоговая или цифровая.
- Аналоговая форма
  предусматривает оперирование
  всеми значениями сигнала
  цифровая отдельными его
  значениями, представленными в
  форме кодовых комбинаций.

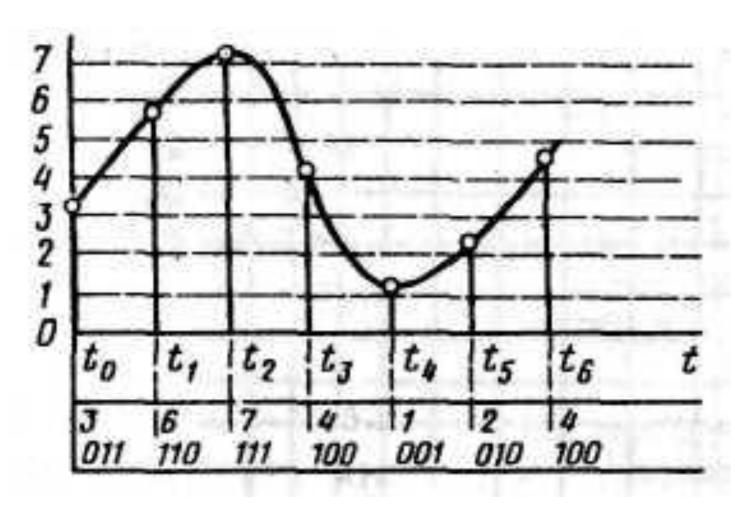


 При преобразовании сигналов из аналоговой формы в цифровую можно выделить следующие процессы:

- *▶* дискретизацию
- ✓ квантование
- *▶* кодирование

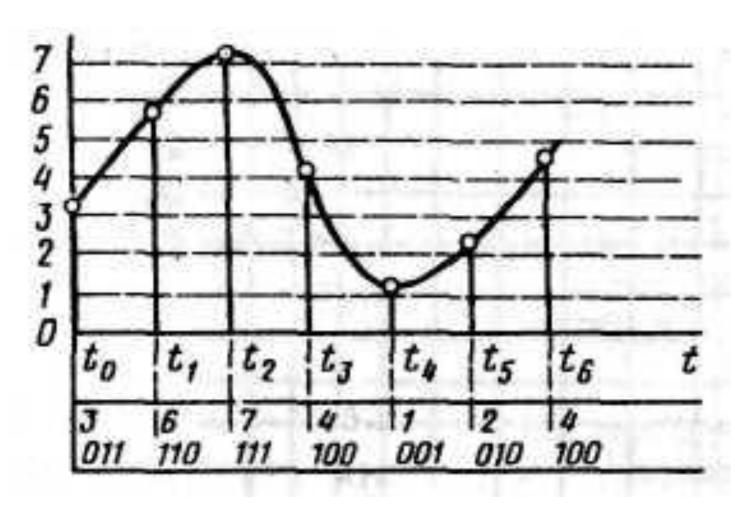
 □ Процесс дискретизации заключается в том, что из непрерывного во времени сигнала выбираются отдельные его значения. Соответствующие моментам времени, следующим через определенный интервал Т.

Т - тактовый интервал



- Квантование и кодирование заключается в следующем:
  - 1. Создается сетка уровней квантования, сдвинутых друг относительно друга на величину  $\Delta$

△ - шаг квантования



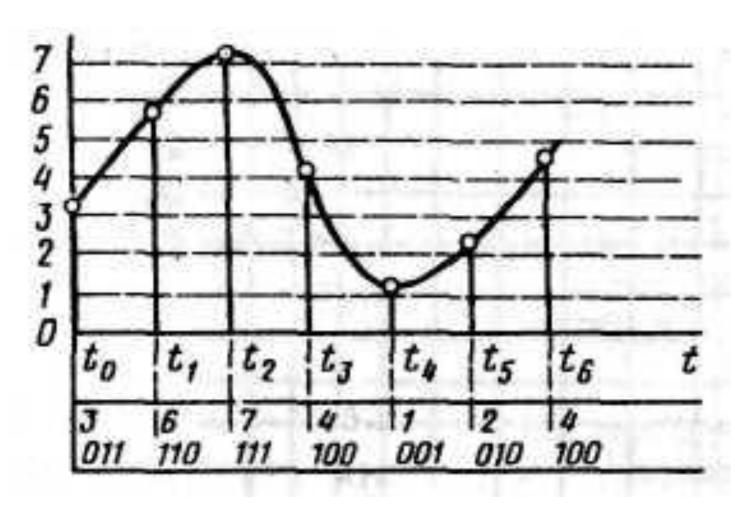
Операция квантования
 заключается в округлении
 значений аналогового напряжения,
 выбранных в тактовые моменты
 времени.

- Процесс квантования приводит к погрешности
  - (ε ошибке квантования)
  - В представлении дискретных значений напряжения, создавая шум квантования

 $-\Delta /2 \le \varepsilon \le \Delta /2$ 



- 2. Операция кодирования заключается в следующем Округлении значений напряжения, осуществляемое при операции квантования позволяет представить эти значения числами номерами соответствующих
  - уровней квантования.



Для диаграммы на рис. Образуется последовательность чисел:

1,6,7,4,1,2 и т.д.

Полученная таким образом последовательность представляется двоичным кодом: 001,110,111,100,001,010 и т.д.

 Цифроаналоговые преобразователи (ЦАП) предназначены для преобразования цифровых сигналов в аналоговые.

#### Применение:

1. при восстановлении аналогового сигнала, предварительно преобразованного в цифровой для передачи на большие расстояние или хранения (таким сигналом, в частности может быть звук).

2. получение управляющего сигнала при цифровом управлении устройствами, режим работы которых определяется непосредственно аналоговым сигналом (что, в частности, имеет место при управлении двигателями).

К основным параметрам ЦАП относят:

- разрешающую способность,
- ⋄ время установления,
- погрешность нелинейности и др.

Разрешающая способность – величина, обратная максимальному числу шагов квантования выходного аналогового сигнала.

□ Время установления tycт – интервал времени от подачи кода на вход до момента, когда выходной сигнал войдёт в заданные пределы, определяемые погрешностью.

Погрешность нелинейности максимальное отклонение графика зависимости выходного напряжения от напряжения, задаваемого цифровым сигналом, по отношению к идеальной прямой во всём диапазоне преобразования.



Существуют различные принципы построения ЦАП. Наиболее используемые из них:

- □ ЦАП с суммированием весовых токов;
- □ ЦАП на основе резистивной матрицы (лестничного типа).

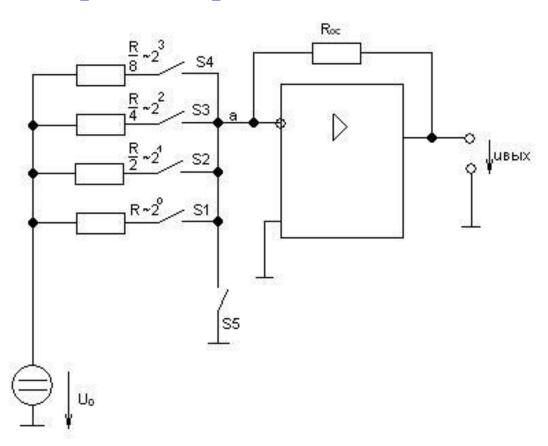


рис.1 схема ЦАП с суммированием весовых токов.

На рис.1 приведена схема ЦАП с суммированием весовых токов.

□ Ключ S5 замкнут только тогда, когда разомкнуты все ключи S1...S4 (при этом Uвых=0). Uo – опорное напряжение. Каждый резистор во входной цепи соответствует определённому разряду двоичного числа.

По существу ЦАП – это инвертирующий усилитель на основе операционного усилителя. Анализ такой схемы не представляет затруднений. Так, если замкнут один ключ S1, то

$$u_{\text{Bblx}} = -U_0 \frac{R_{\text{oc}}}{R}$$

что соответствует единице в первом и нулям в остальных разрядах.

□ Из анализа схемы следует, что модуль выходного напряжения пропорционален числу, двоичный код которого определяется состоянием ключей S1...S4. Токи ключей S1...S4 суммируются в точке «а», причём токи различных ключей различны (имеют разный «вес») Это и определяет название схемы.

Из вышеизложенного следует, что

$$u_{\text{eblx}} = -U_0 \frac{R_{oc}}{R} \cdot S_1 - U_0 \frac{R_{oc}}{R/2} \cdot S_2 - U_0 \frac{R_{oc}}{R/4} \cdot S_3 - U_0 \frac{R_{oc}}{R/8} \cdot S_4$$

T.e. 
$$u_{ebix} = -U_0 \frac{R_{oc}}{R} \cdot (8S_4 + 4S_3 + 2S_2 + S_1)$$

где Si, i = 1, 2, 3, 4 принимает значение 1, если соответствующий ключ замкнут, и 0, если ключ разомкнут.

 Состояние ключей определяется входным преобразуемым кодом.

Достоинство:

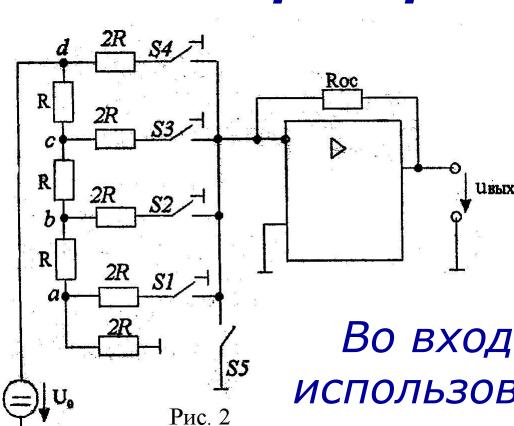
простота схемы.

#### Недостатки:

- Значительные изменения напряжения на ключах;
- Использование резисторов с сильно отличающимися сопротивлениями (требуемую точность сопротивлений обеспечить затруднительно)

Рассмотрим ЦАП на основе резистивной матрицы R – 2R (матрицы постоянного сопротивления) (рис. 2).

В схеме использованы так называемые перекидные ключи S1...S4, каждый из которых в одном из состояний подключен к общей точке, поэтому напряжения на ключах невелики.



Ключ S5 замкнут только тогда, когда все ключи S1...S4 чых подключены к общей точке.

Во входной цепи использованы резисторы всего с двумя различными значениям сопротивления.



Из анализа схемы можно увидеть, что и для неё модуль выходного напряжения пропорционален числу, двоичный код которого определяется состоянием ключей S1...S4.

Анализ легко выполнить, учитывая следующее.

Пусть каждый из ключей S1...S4 подключен к общей точке.

Тогда, как легко заметить, напряжение относительно общей точки в каждой следующей из точек «а»...«d» в 2 раза больше, чем в предыдущей.

К примеру, напряжение в точке «b» в 2 раза больше, чем в точке «a» (напряжения Ua, Ub, Uc и Ud определяются следующим образом:

Ud = Uo; Uc = Uo/2; Ub = Uo/4; Ua = Uo/8).

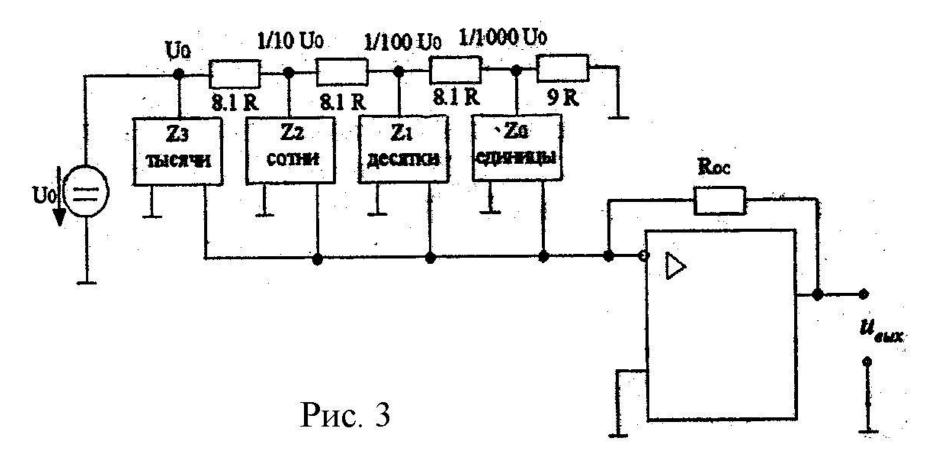
Допустим, что состояние указанных ключей изменилось, Тогда напряжения в точках «а»...«b» не изменятся, так как напряжение между входами операционного усилителя практически нулевое.

$$u_{_{BblX}} = -U_{0} \frac{R_{oc}}{2R} \cdot S_{4} - \frac{U_{0}}{2} \cdot \frac{R_{oc}}{2R} \cdot S_{3} - \frac{U_{0}}{4} \cdot \frac{R_{oc}}{2R} \cdot S_{2} - \frac{U_{0}}{8} \cdot \frac{R_{oc}}{2R} \cdot S_{1}$$

$$u_{\text{вых}} = -U_0 \frac{R_{\text{oc}}}{16R} \cdot (8S_4 + 4S_3 + 2S_2 + S_1)$$

где Si, i = 1, 2, 3, 4 принимает значение 1, если соответствующий замкнут, и 0, если ключ разомкнут.

Рассмотрим ЦАП для преобразования двоично-десятичных чисел (рис. 3).



Для представления каждого разряда десятичного числа используется отдельная матрица R - 2R (обозначены прямоугольниками). Z0...Z3 обозначают числа, определённые состоянием ключей каждой матрицы R - U Принцип действия становится понятным, если учесть, что сопротивление каждой матрицы R, и если выполнить анализ фрагмента схемы, представленного на рис. 4.

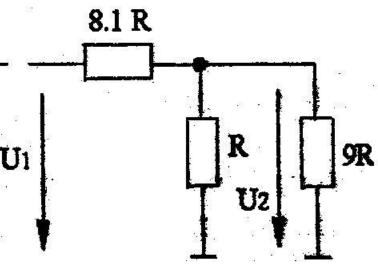


Рис 4.



Для представления каждого разряда десятичного числа используется отдельная матрица R - 2R (обозначены прямоугольниками). Z0...Z3 обозначают числа, определённые состоянием ключей каждой матрицы R -2R.

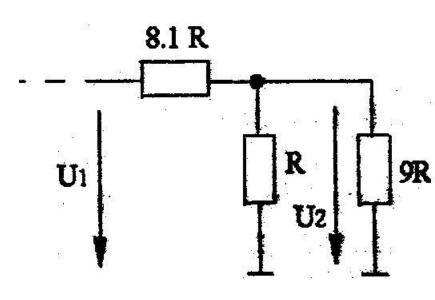


Рис 4.

Из анализа следует, что

$$U_2 = U_1 \frac{R \parallel 9R}{8,1R + R \parallel 9R}$$
 , где  $R \parallel 9R_2 = U_1 \frac{R \cdot 9R}{R + 9R} = 0.9R$ 

Следовательно,  $U2=0,1\cdot U1$ . С учётом этого получим

$$u_{\text{вых}} = -U_0 \frac{R_{\text{oc}}}{16R} \cdot 10^{-3} \left( 10^3 \cdot Z_3 + 10^2 \cdot Z_2 + 10 \cdot Z_1 + Z_0 \right)$$

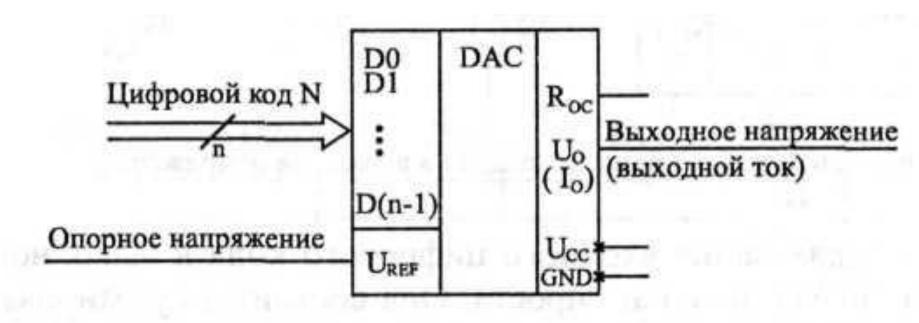


Рис. 7.1. Микросхема ЦАП.

Наиболее распространенными являются ЦАП серий микросхем 572, 594, 1108, 1118 и др. В таблице 1 приведены параметры некоторых ЦАП.

#### Таблица 1.

Тип схемы	Число разрядов	tуст, мкс	Uo, B	Uпит/Iпит B/A	Івых, мА
К594ПА1	12	3,5	9 - 11	(5-15)/2,5-15/ 3,5	2
К1108ПА1	12	0,4	2,2 - 10,5	+5/15 - 16/46	5
К572ПА1А	10	5	-17 - +17	(5 ÷-17)/2	1
К575ПА2А	10	15	-15 - +15	5/2 15/2	0,8

 Аналого-цифровые преобразователи (АЦП) являются «связующим звеном» между аналоговой техникой и цифровой электроникой.

•Аналого-цифровые преобразователи (АЦП) – это устройства, предназначенные для преобразования аналоговых сигналов в цифровые.

К основным характеристикам АЦП относят:

- □ число разрядов
- □разрешающая способность АЦП
- □время преобразования tпр
- □нелинейность и др.



Число разрядов – количество разрядов кода, связанного с аналоговой величиной, которое может вырабатывать АЦП.

Разрешающая способность АЦП - это величина, обратная максимальному числу кодовых комбинаций на выходе АЦП. Так, 10-разрядный АЦП имеет разрешающую способность

$$(2^{10} = 1024)^{-1}$$

(т.е. при шкале АЦП, соответствующей 10В, абсолютное значение шага квантования не превышает 10мВ)

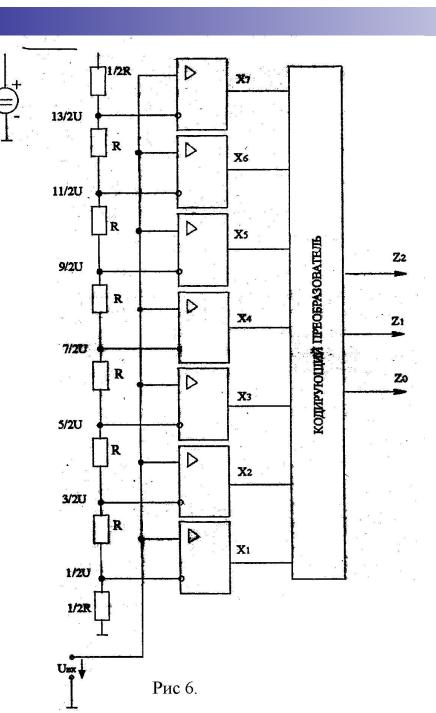


Время преобразования tпр – интервал времени от момента заданного изменения сигнала на входе АЦП до появления на его выходе соответствующего устойчивого кода.

Характерными методами преобразования являются следующие:

- параллельного преобразования аналоговой величины
- последовательного преобразования.

- Рассмотрим АЦП с параллельным преобразованием входного аналогового сигнала.
- По параллельному методу входное напряжение одновременно сравнивают с п опорными напряжениями и определяют, между какими двумя опорными напряжениями оно лежит.
- При этом результат получают быстро, но схема оказывается достаточно сложной.



7U

### $U_{+}-U_{-}<0$

### Аналого-цифровые преобразователи.

Рассмотрим принцип действия такого АЦП (рис. 6) При  $U_{BX} = 0$ , поскольку для всех ОУ разность

напряжений  $U_+ - U_- < 0$ 

(U+, U- - напряжения относительно общей точки соответственно неинвертирующего и инвертирующего входа) напряжения на выходе всех ОУ равны – Епит а на выходах кодирующего преобразователя (КП) Z<sub>0</sub>,Z<sub>1</sub>,Z<sub>2</sub> устанавливается нули.

Если Uвx>0,5U, но меньше 3/2U, лишь для нижнего ОУ

$$|U_+ - U_- > 0|$$

и лишь на его выходе появляется напряжение +Епит, что приводит к появлению на выходах КП следующих сигналов: Z0=1, Z2=Z1=0. Если Uвх>3/2U, но меньше 5/2U, то на выходе двух нижних ОУ появляется напряжение +Епит, что приводит к появлению на выходах КП кода 010 и т.п.

■ Рассмотрим конкретный вариант АЦП с последовательным преобразованием входного сигнала (последовательного счёта), который называют АЦП со следящей связью (рис. 7).

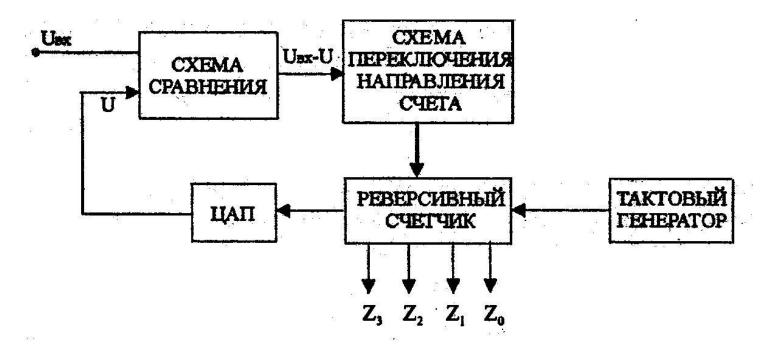
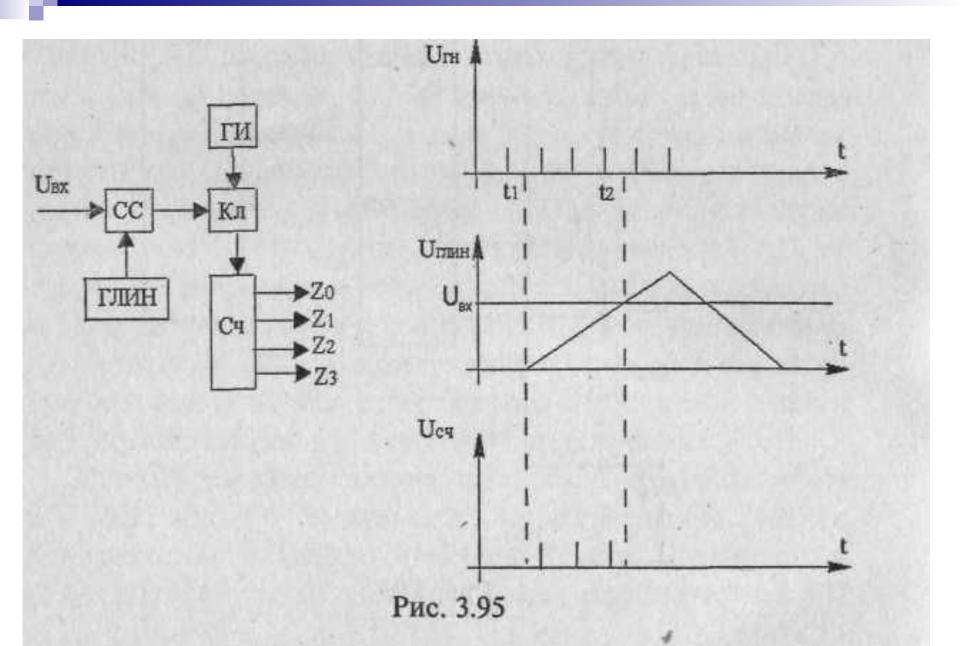


Рис 7.

- В АЦП рассматриваемого типа используется ЦАП и реверсивный счётчик, сигнал с которого обеспечивает изменение напряжения на выходе ЦАП. Настройка схемы такова, что обеспечивается примерное равенство напряжений на входе Uвх и на выходе ЦАП U.
- Если входное напряжение Uвх больше напряжения U на выходе ЦАП, то счётчик переводится в режим прямого счёта и код на его выходе увеличивается, обеспечивая увеличение напряжения на выходе ЦАП. В момент равенства Uвх и U счёт прекращается и с выхода реверсивного счётчика снимается код, соответствующий входному напряжению.

Метод последовательного преобразования реализуется и в АЦП время – импульсного преобразования (АЦП с генератором линейно изменяющегося напряжения (ГЛИН)).

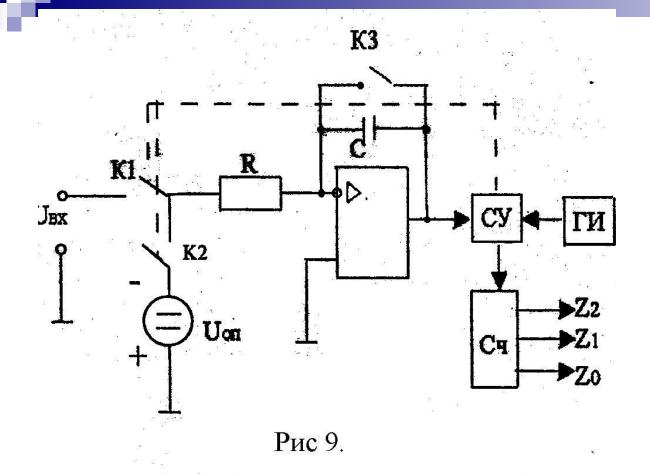
Принцип действия рассматриваемого АЦП (рис. 8) основан на подсчёте числа импульсов в отрезке времени, в течение которого линейно изменяющегося напряжение (ЛИН), увеличиваясь от нулевого значения, достигает уровня входного напряжения Uвх.



■ Использованы следующие обозначения: СС – схема сравнения, ГИ - генератор импульсов, Кл – электронный ключ, Сч – счётчик импульсов. Отмеченный во временной диаграмме момент времени t1 соответствует началу измерения входного напряжения, а момент времени t2 соответствует равенству входного напряжения и напряжения ГЛИН.



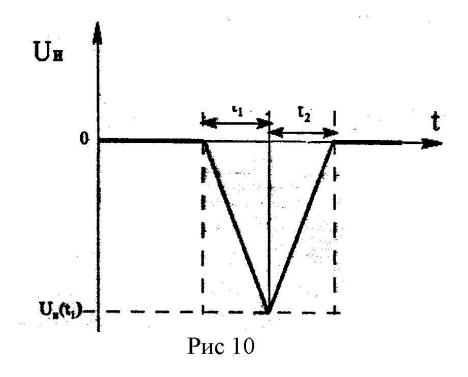
 Погрешность измерения определяется шагом квантования времени. Ключ Кл подключается к счётчику генератор импульсов от момента начала измерения до момента равенства Ивх и **Иглин.** Через **Исч** обозначено напряжение на входе счётчика. Код на выходе счётчика пропорционален входному напряжению. Одним из недостатков этой схемы является невысокое быстродействие.



Рассмотрим АЦП с двойным интегрированием, который также реализует метод последовательного преобразования входного сигнала (рис. 9).

Использованы следующие обозначения: СУ – система управления, ГИ – генератор импульсов, СЧ – счётчик импульсов.

Принцип действия АЦП состоит в определении отношения двух отрезков времени, в течение одного из которых выполняется интегрирование входного напряжения Uвх интегратором на основе ОУ



(напряжение Uи на выходе интегратора изменяется от нуля до максимальной по модулю величины), а в течение следующего – интегрирование опорного напряжения Uoп (Uи меняется от максимальной по модулю величины до нуля) (рис. 10).

Пусть t1 интегрирования входного сигнала постоянно, тогда чем больше второй отрезок времени t2 (отрезок времени, в течение которого интегрируется опорное напряжение), тем больше входное напряжение.

Ключ К3 предназначен для установки интегратора в исходное нулевое состояние.

В первый из указанных отрезков времени ключ К1 замкнут, ключ К2 разомкнут, а во второй, отрезок времени их состояние является обратный по отношению к указанному. Одновременно с замыканием ключа К2 импульсы с генератора импульсов ГИ начинают поступать через схему управления СУ на счётчик Сч. Поступление этих импульсов заканчивается тогда, когда напряжение на выходе интегратора оказывается равно нулю.

Напряжение на выходе интегратора по истечении отрезка времени t<sub>1</sub> определяется выражением

$$U_{u}(t_{1}) = -(\frac{1}{RC}) \cdot \int_{0}^{t_{1}} U_{ex} dt = -(U_{ex} \cdot t_{1}) / RC$$

Подставив сюда выражение для Uu(t1), получим

$$t_2 = -(RC/U_{on}) \cdot U_u(t_1)$$

Используется аналогичное выражение для отрезка времени t<sub>2</sub>, получим

$$t_2 = (U_{ex}/U_{on})t_1$$

Код на выходе счётчика определяет величину входного напряжения.

Одним из основных преимуществ АЦП рассматриваемого типа является высокая помехозащищенность. Случайные выбросы входного напряжения, практически не оказывают влияния на погрешность преобразования. Недостаток АЦП - малое быстродействие.

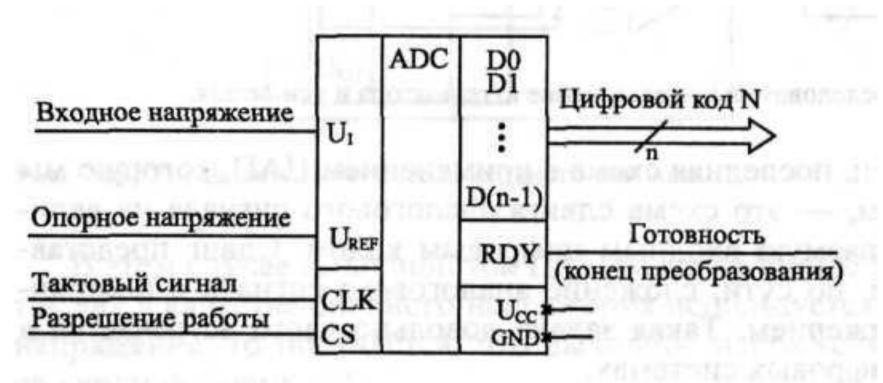


Рис. 7.13. Микросхема АЦП.

Тип м/схемы	Число разрядов	tпр, мкс	Uпит, В	Рпотр, мВт	Преобразование
К1107ПВ1	6	0,1	+5 -6	800	Параллельное
К1107ПВ2	8	0,1	+5 -6	3000	Параллельное
КР572ПВ1А	12	110	5÷15 -15	30	Последовательное
К572ПВ3	8	15	5	35	Последовательное
К572ПВ4	8	32	5	15	Последовательное
К1108ПВ1А	10	0,9	9 -5,2	800	Последовательное
К1138ПВ1А	10	30	9 -15	225	Последовательное

- Наиболее распространёнными являются АЦП серий микросхем 572, 1107, 1138 и др. (таблица 2).
- Из таблицы видно, что наилучшим быстродействием обладает АЦП параллельного преобразования а наихудшем АЦП последовательного преобразования.