

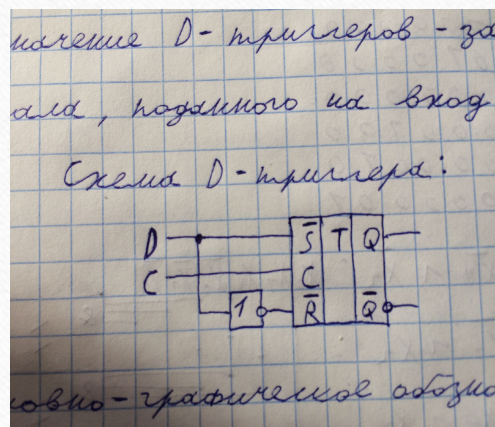
Д-триггер

Смирнов, Свиридов

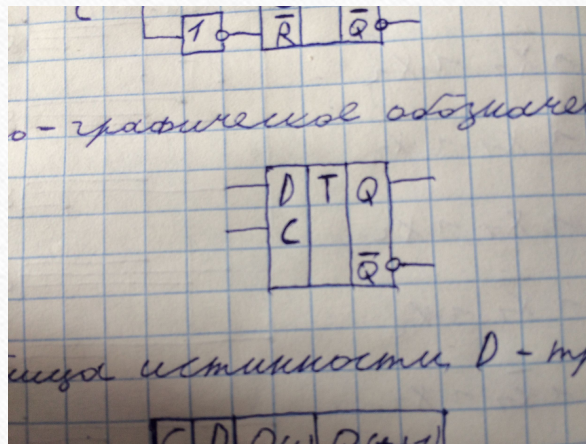
Д-триггер

- Это триггер с одним информационным входом работающий так что сигнал как выходе после переключения равен сигналу на входе D до переключения т.е основное название D триггеров задержка сигнала поданного на входе D

- Схема



- Условно графическое обозначение д триггера



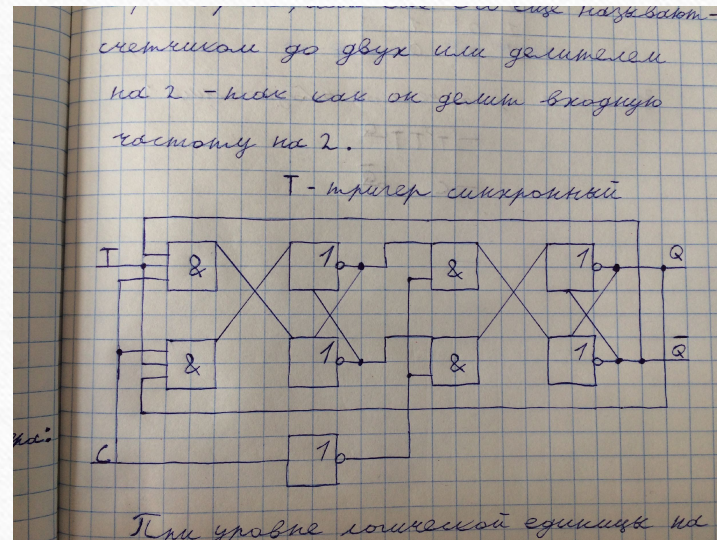
- Таблица истинности д триггера

Таблица истинности D-триггера

| C | D | Q(t) | Q(t+1) | режим хранения информации. |
|---|---|------|--------|----------------------------|
| 0 | X | 0 | 0 | режим хранения информации. |
| 0 | X | 1 | 1 | режим хранения информации. |
| 1 | 0 | X | 0 | режим фиксации информации. |
| 1 | 1 | X | 1 | режим фиксации информации. |

T-триггер

- Триггер называют счетным триггером тли как его еще называют счетчиком до двух или делителем на 2 так как он делит входную частоту на 2



- При условии логической единицы на входе T при каждой импульсе на входе с триггер меняет своё состоянием противоположное при уровне лог нуля на входе T сигнала на входе с не учитываются

Таблица истинности T -триггера:

| T | $Q(t)$ | $Q(t+1)$ |
|-----|--------|----------|
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

Условное графическое обозначение: