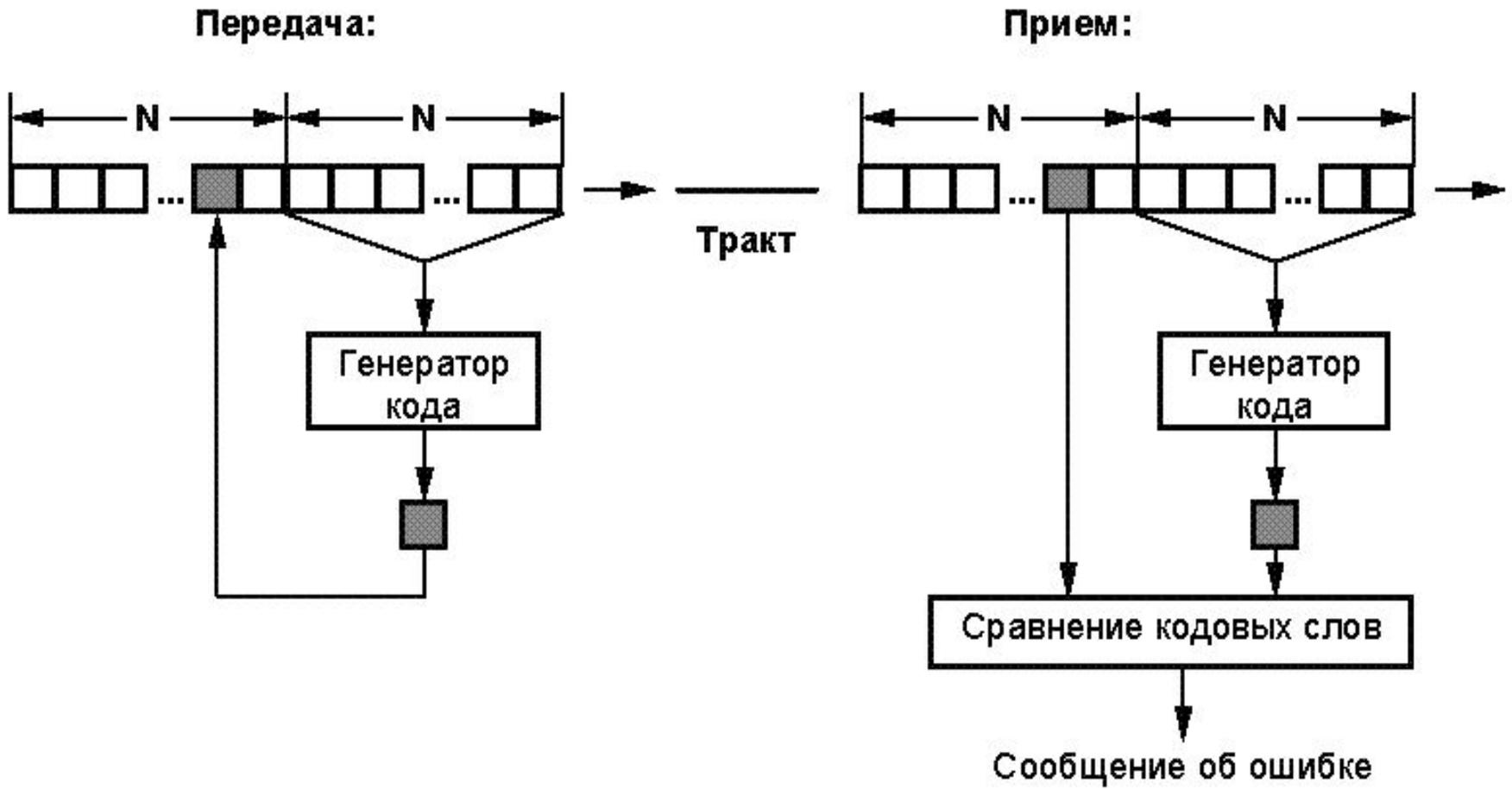
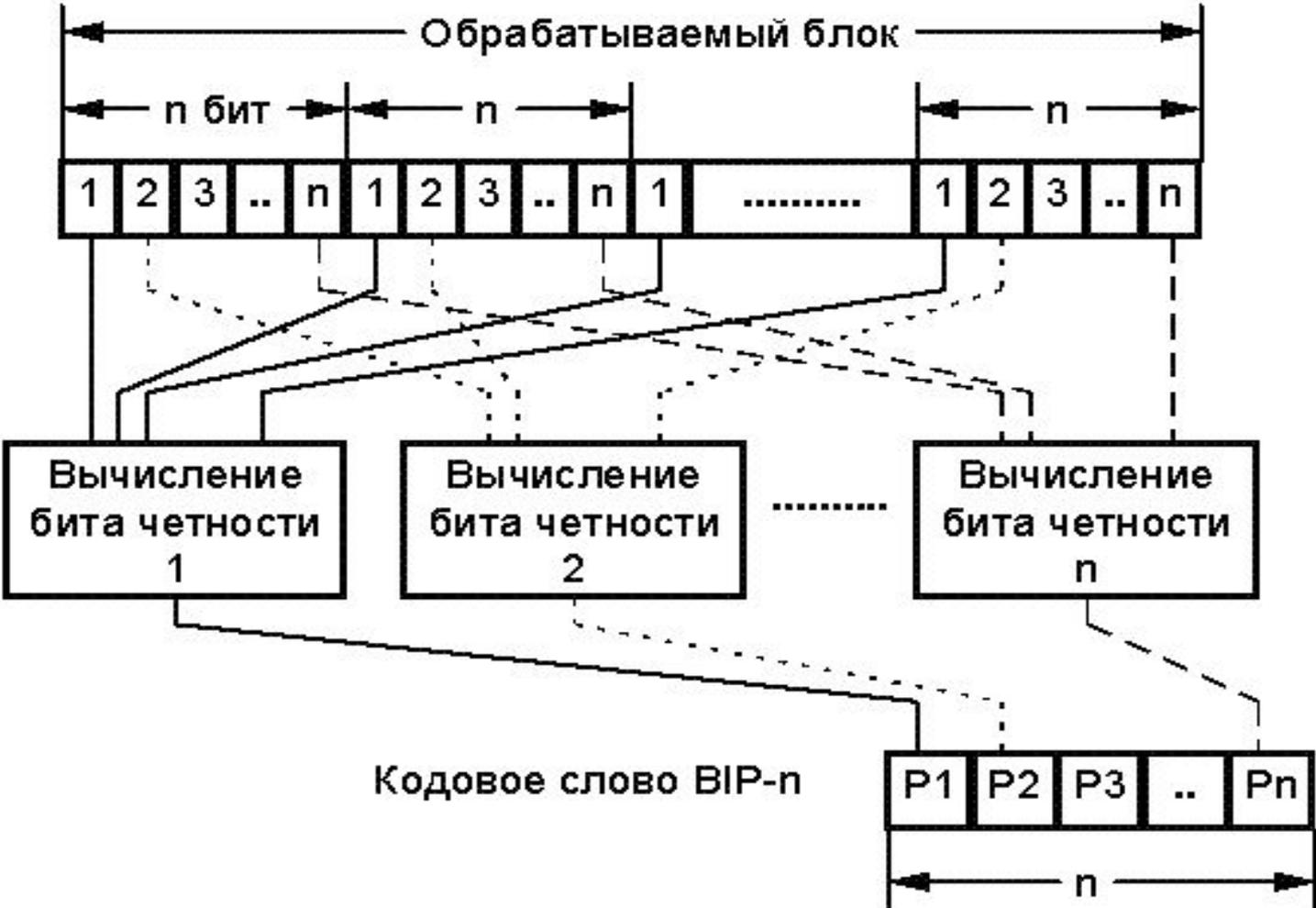


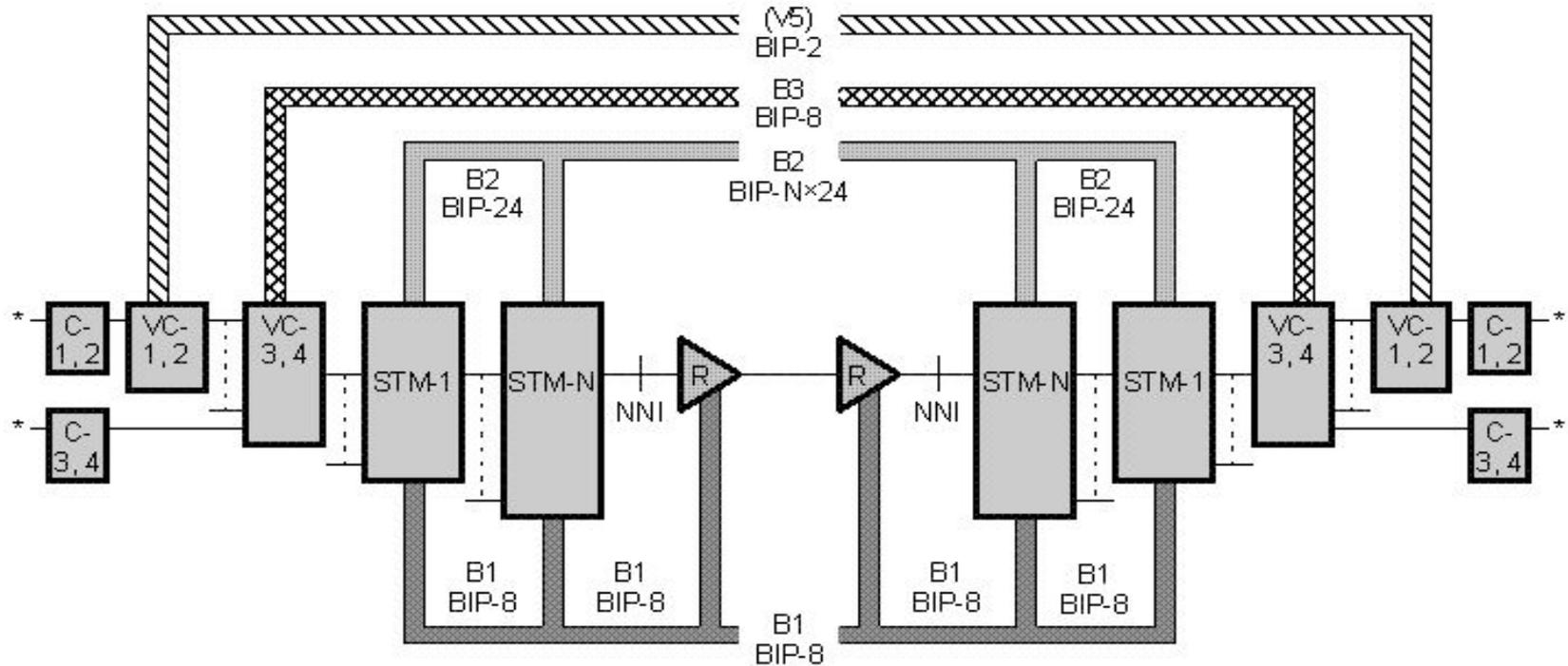
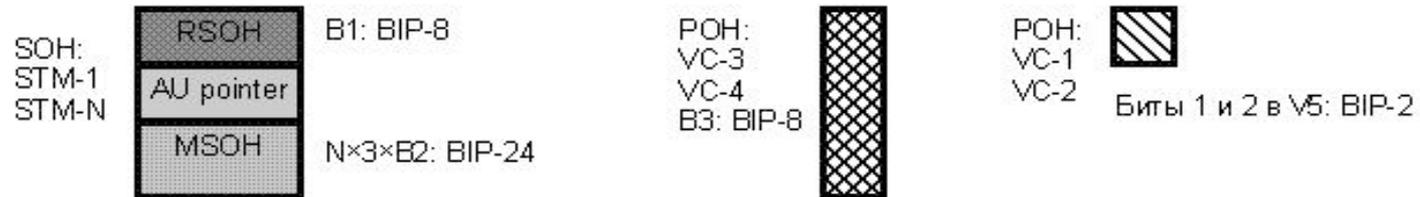
Схема обнаружения ошибок



Код VIP-N (Bit-interleaving Parity)

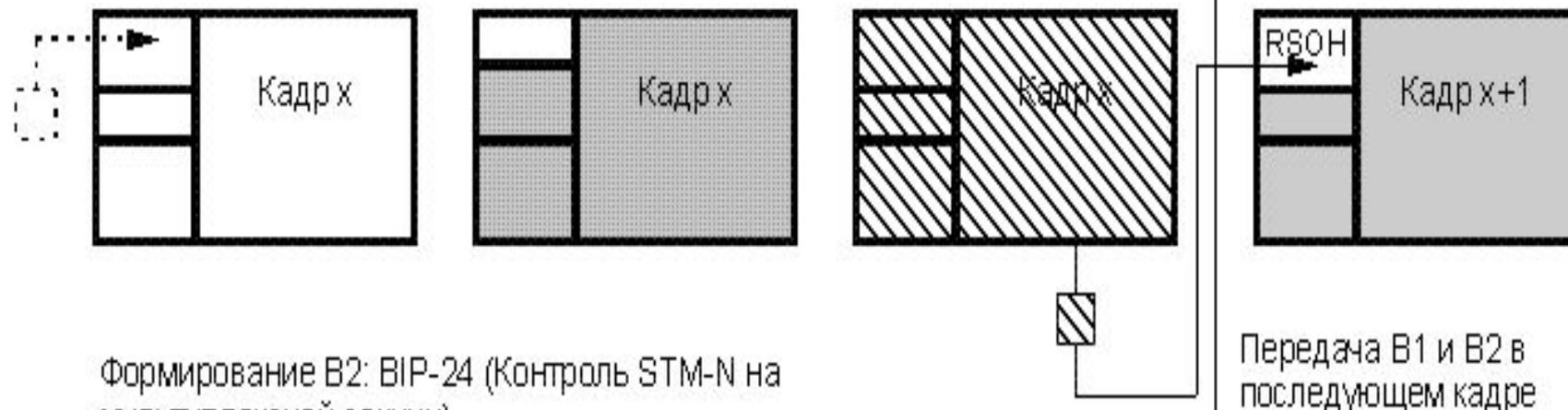


Секции контроля

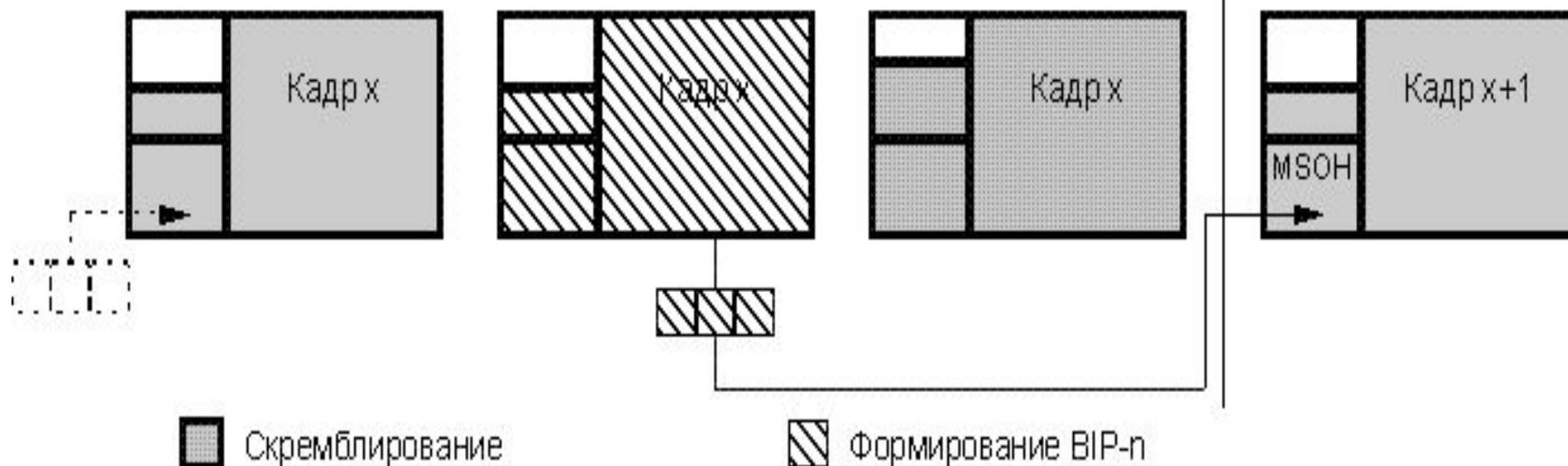


* - нагрузка
 R - регенератор
 NNI - интерфейс сетевого узла (Network Node Interface)

Формирование В1: ВІР-8 (Контроль STM-N на регенерационной секции)



Формирование В2: ВІР-24 (Контроль STM-N на мультиплексной секции)



Передача В1 и В2 в последующем кадре

Синхронизация в сетях SDH

В сети SDH могут присутствовать несколько дублирующих источников синхронизации:

- Сигнал внешнего сетевого таймера с частотой 2048 кГц, называемого также первичным эталонным
- Сигнал внутреннего таймера узла SDH
- Сигнал 2048 кГц, выделяемый из линейного (или трибутарного) сигнала STM-N
- Сигнал с пользовательского (трибутарного) интерфейса PDH.

Схема синхронизации мультиплексора SDH

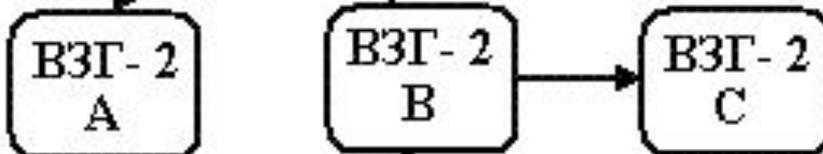


Уровни синхронизации

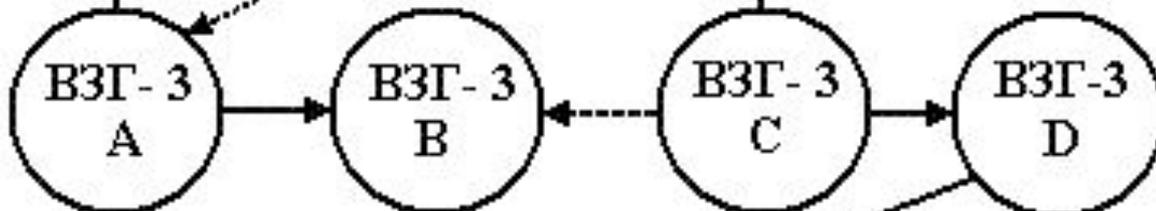
Stratum - 1



Stratum - 2



Stratum - 3



Stratum - 4



Генераторы каждого слоя должны удовлетворять стандартным требованиям к точности частоты

Stratum	Минимальная точность	Минимальная стабильность удержания
1	$1,0 \times 10^{-11}$	Не применимо
2	$1,6 \times 10^{-8}$	Дрейф - не более $1,0 \times 10^{-10}$ в сутки
3	$4,6 \times 10^{-6}$	$0,37 \times 10^{-6}$ в течение первых 24 ч
4	20×10^{-6}	Не требуется

Пример кольца SDN, в котором используются механизмы SSM

