

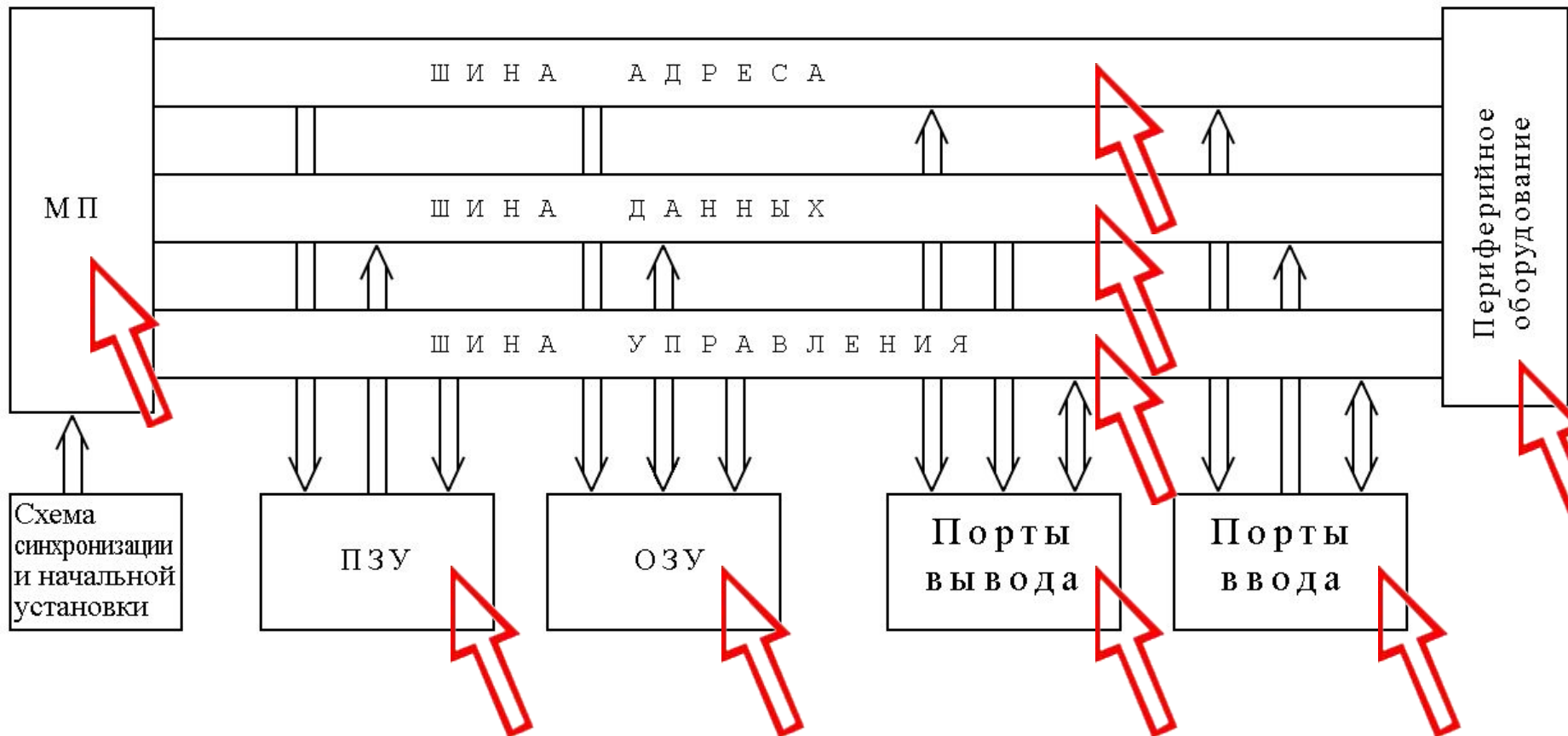
Цифровые устройства и микропроцессоры

Модуль 2

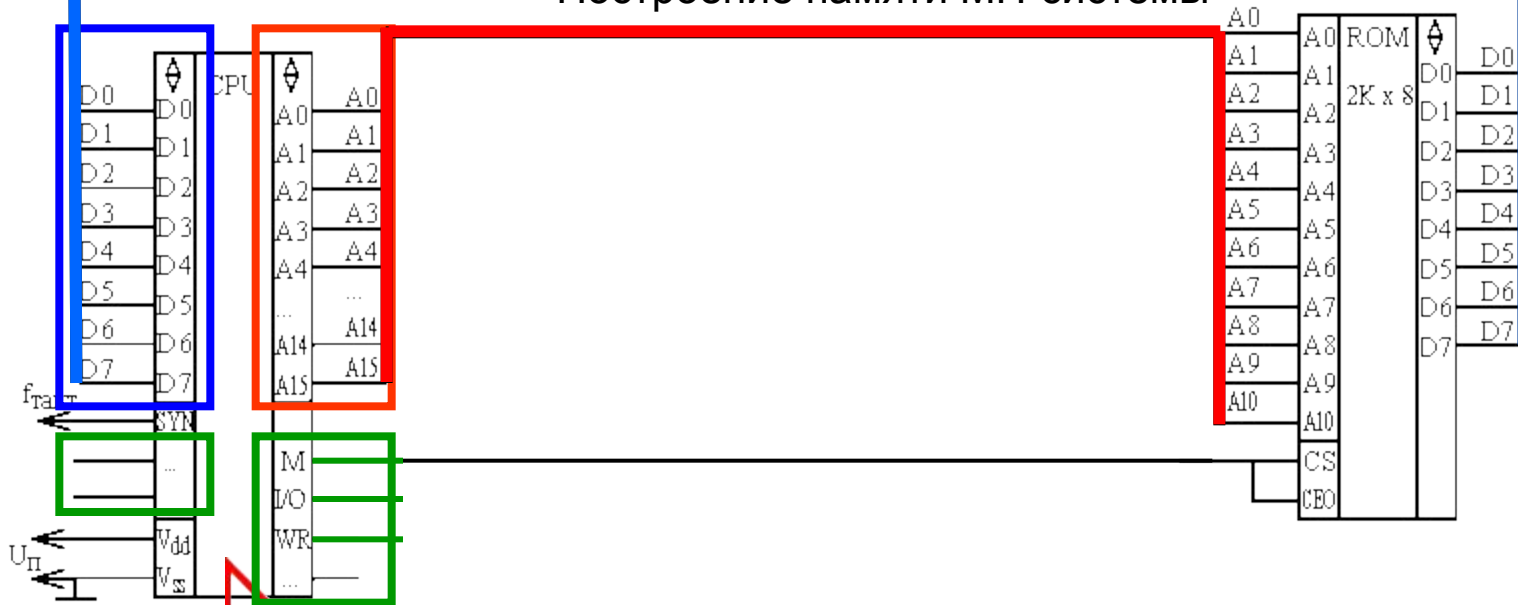
Семинар №1 «Построение памяти микропроцессорной системы»



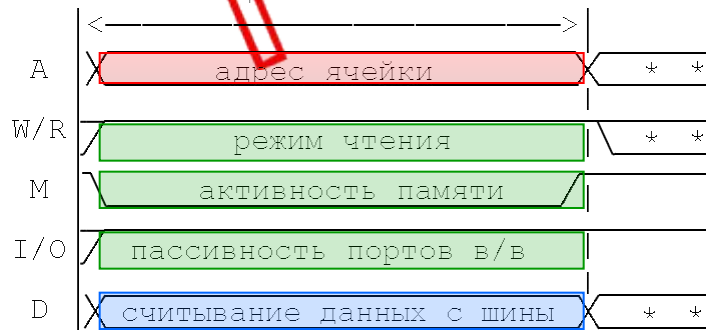
Типичная структура МП устройства (системы)



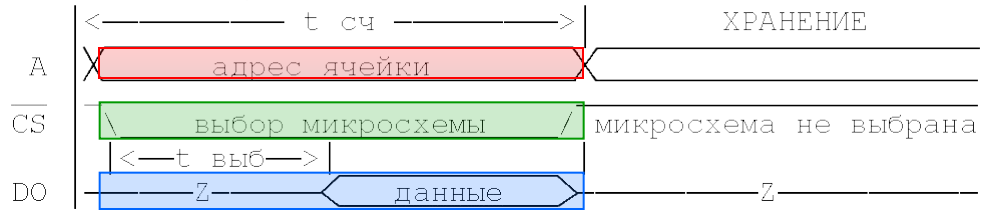
Построение памяти МП-системы



ЦИКЛ ЧТЕНИЯ



ЦИКЛ ЧТЕНИЯ



Построение памяти МП-системы

