

АРХИТЕКТУРА ЭВМ



Харисов Азамат Робертович, доцент, к.т.н.
ИРИТ-РТФ

Реализуемая технология

смешанная (часть материалов студенты проходят самостоятельно на платформе, часть материалов (м.б. закрепление материала, прорешивание практических задач и т.д.) совместно с преподавателем в аудитории либо онлайн)

4 з.е. – 144 час.

продолжительность курса (1 семестр)

аттестация (зачёт)

Состав курса (виды работ)

- Количество лекций – 8, 16 часов (возможно, онлайн в MS Teams), количество практических занятий – 8, 32 часа аудиторной работы
- Контрольные мероприятия – контрольные задания и доклад на выбранную тему

Программа(тематика) курса

Тема 1. Введение. Основные понятия. История развития архитектур ЭВМ. Элементная база ЭВМ

Тема 2. Синтез комбинационных устройств

Тема 3. Арифметико-логическое устройство

Тема 4. Триггеры.

Тема 5. Организация памяти ЭВМ.

Тема 6. Аналого-цифровые преобразователи

Тема 7. Структура ЭВМ.

Тема 8. Архитектуры и технологии современных ЭВМ.

Контактная информация

Преподаватель практик и организационные вопросы

Шеклеин Алексей Александрович a.a.sheklein@urfu.ru

Преподаватель практик

Тришин Василий Николаевич v.n.trishin@urfu.ru

Лектор

Харисов Азамат Робертович ar.kharisov@urfu.ru

A decorative white line graphic in the top right corner, consisting of a vertical line segment ending in a small white dot, which then curves into a large, elegant loop that extends towards the right edge of the frame.

СПАСИБО ЗА ВНИМАНИЕ!